

0014761

(19) EUROPEAN PATENT OFFICE

(11) Publication number (Patent number): 0014761A120000316W0

(21) Application number: JP9904835

(22) Date of filing: 19990907

(30) Priority:

10/253037/19980907JP11/247930/19990901JP11/478051/19990225JP11/481341/19990225JP

6

6H 01J 9/02 A

METHOD AND APPARATUS FOR PRODUCING ELECTRON SOURCE

PROCEDE ET APPAREIL DE PRODUCTION D'UNE SOURCE D'ELECTRONS

(71) Applicant:

CANON KABUSHIKI KAISHA

TAKEDA, Toshihiko

KANIO, Masaru

YAMASHITA, Masataka

SATO, Yasue

ODA, Hitoshi

YAMAMOTO, Keisuke

TAMURA, Niki

KAWASAKI, Hideshi

JINDAI, Kazuhiro

(72) Inventor:

TAKEDA, Toshihiko

KANIO, Masaru

YAMASHITA, Masataka

SATO, Yasue

ODA, Hitoshi

YAMAMOTO, Keisuke

TAMURA, Niki

KAWASAKI, Hideshi

JINDAI, Kazuhiro

(54)

(57) Abstract:

(57) Abstract:

(57) Abstract:

An apparatus is provided for producing a small-sized electron source that can be easily handled. The apparatus comprises a support (11) for supporting a substrate (10) with conductors formed on it; a container (12) adapted to cover part of the substrate (10) and including input and output ports (15, 16) through which gas passes; means (24) connected to the input port (15) to introduce gas into the container; means (26) connected to the output port to discharge the container; and means (32) for applying voltage to the conductor.

L'invention concerne un appareil permettant de produire une source d'électrons de petite taille facile à manipuler. Cet appareil comprend un support (11) prévu pour supporter un substrat (10) sur lequel sont formés des conducteurs, un conteneur (12) adapté pour recouvrir une partie du substrat (10) et dans lequel sont aménagés des orifices d'entrée et de sortie (15, 16) à travers lesquels passe le gaz. L'appareil comprend également des moyens (24) reliés à l'orifice de sortie pour décharger le

BEST AVAILABLE COPY

conteneur et des moyens (32) pour appliquer une tension au conducteur.

**PCT**

世界知的所有権機関  
国 際 事 務 局  
特許協力条約に基づいて公開された国際出願



|  |           |   |
|--|-----------|---|
| <p>(30) 国際特許分類<br/>H01J 9/02</p>   | <p>A1</p> | <p>(11) 国際公開番号<br/>WO00/14761</p> <p>(43) 国際公開日<br/>2000年3月16日(16.03.00)</p>  |
| <p>(21) 国際出願番号<br/>PCT/JP99/04835</p> <p>(22) 国際出願日<br/>1999年9月7日(07.09.99)</p> <p>(36) 優先権データ<br/>特願平10/253037<br/>1998年9月7日(07.09.98)<br/>特願平11/481134<br/>1999年2月25日(25.02.99)<br/>特願平11/478005<br/>1999年2月25日(25.02.99)<br/>特願平11/247930<br/>1999年9月1日(01.09.99)</p> <p>(71) 出願人 (米国を除くすべての指定国について)<br/>キヤノン株式会社(CANON KABUSHIKI KAISHA)(JP/JP)<br/>〒146-8501 東京都大田区下丸子3丁目30-2 Tokyo, (JP)</p> <p>(72) 発明者: および<br/>(75) 発明者/出願人 (米国についてのみ)<br/>奥川俊彦(TAKEDA, Toshihiko)(JP/JP)<br/>〒243-0122 神奈川県川崎市麻生区田辺3丁目12-2-305 Kanagawa, (JP)<br/>神尾 英(KANNO, Masaru)(JP/JP)<br/>〒228-0801 神奈川県横浜市神奈川区磯子3丁目43-1-406 Kanagawa, (JP)<br/>山下真孝(YAMA SHITA, Masahiko)(JP/JP)<br/>〒253-0062 神奈川県横浜市青葉区青川277-1 Kanagawa, (JP)<br/>佐藤栄典(SATO, Yasuo)(JP/JP)<br/>〒193-0072 東京都小平市金井2丁目13-6 Tokyo, (JP)</p> |           | <p>奥田 仁(ODA, Hiroshi)(JP/JP)<br/>〒228-0827 神奈川県横浜市磯子区磯子208-22 Kanagawa, (JP)<br/>山本敏介(YAMAMOTO, Keisuke)(JP/JP)<br/>〒242-0006 神奈川県横浜市神奈川区磯子1丁目1-10-303 Kanagawa, (JP)<br/>田村光雄(TAMURA, Mitsuo)(JP/JP)<br/>〒239-1131 神奈川県横浜市磯子区磯子2丁目2-3-306 Kanagawa, (JP)<br/>川崎秀司(KAWASAKI, Hideaki)(JP/JP)<br/>〒194-0012 東京都町田市青区池田1384-6 Tokyo, (JP)<br/>神代茂彦(HINDAI, Kazuhiko)(JP/JP)<br/>〒245-0004 神奈川県横浜市西区青区青1丁目2-3-301 Kanagawa, (JP)<br/>(74) 代理人<br/>弁護士 大塚康成(OHTSUKA, Yasuochi)<br/>〒102-0094 東京都千代田区紀尾井町3番6号<br/>秀和紀尾井・パークビル7F Tokyo, (JP)</p> <p>(54) 標題<br/>CN, KR, US<br/>原子光源装置<br/>(国名を省略)</p> |
| <p>(54) Title: METHOD AND APPARATUS FOR PRODUCING ELECTRON SOURCE</p>  |           |   |
| <p>(51) 発明の名称: 電子源の製造装置及び製造方法</p>  |           |   |
|  |           |   |
| <p>(57) Abstract</p>   |           |   |
| <p>An apparatus is provided for producing a small-sized electron source that can be easily handled. The apparatus comprises a support (11) for supporting a substrate (10) with conductors formed on it; a container (12) adapted to cover part of the substrate (10) and including input and output ports (13, 14) through which gas passes; a source (24) connected to the input port (15) to introduce gas into the container; means (26) connected to the output port to discharge the container; and means (22) for applying voltage to the conductors.</p>   |           |   |

## (57)要約

小型化と操作性の簡易化が可能な電子源の製造装置を提供する。導電体が形成された基板(10)を支持する支持体(11)と、気体の導入口(15)及び気体の排気口(16)を有し、前記基板(10)面の一部の領域を覆う容器(12)と、前記気体の導入口(15)に接続された、前記容器内に気体を導入する手段(24)と、前記気体の排気口に接続された、前記容器内を排気する手段(26)と、前記導電体に電圧を印加する手段(32)と、を備える。

FIG. 1 is a schematic diagram of the manufacturing apparatus of the electron source according to the present invention. The apparatus includes a substrate 10 with a conductive layer, a support 11, a container 12 covering a portion of the substrate surface, an inlet 15 for gas, an outlet 16 for gas, a means 24 for introducing gas into the container, a means 26 for evacuating the container, and a means 32 for applying voltage to the conductive layer.

|    |          |    |          |    |           |    |          |
|----|----------|----|----------|----|-----------|----|----------|
| AE | アラバマ     | DM | ドミニカ     | K2 | カタール      | RV | ロシア      |
| AL | アルバニア    | EE | エストニア    | LC | セントルシア    | SD | スーダン     |
| AM | アルメニア    | ES | スペイン     | LI | リヒテンシュタイン | SE | スウェーデン   |
| AT | オーストリア   | FI | フィンランド   | LK | スリランカ     | SG | シンガポール   |
| AU | オーストラリア  | FR | フランス     | LS | レソト       | SI | スロベニア    |
| AC | アゼルバイジャン | GA | ガボン      | LT | リトアニア     | SK | スロバキア    |
| RA | ロシア      | GB | グレートブリテン | LV | ラトヴィア     | SL | シエラレオネ   |
| BE | ベルギー     | GR | ギリシャ     | MC | モナコ       | SM | サンマリノ    |
| BF | ブルキナファソ  | CH | スイス      | MD | モルドバ      | TD | チャド      |
| BJ | ベナン      | CM | カメルーン    | MG | マダガスカル    | TO | トングア     |
| BR | ブラジル     | CN | 中国       | ML | マリ        | TL | 東ティモール   |
| BY | ベラルーシ    | CR | コスタリカ    | MN | モンゴル      | TM | トルクメニスタン |
| CA | カナダ      | CU | キューバ     | MR | モーリタニア    | TR | トルコ      |
| CF | 中央アフリカ   | DE | ドイツ      | MT | マルタ       | UA | ウクライナ    |
| CG | コンゴ      | DK | デンマーク    | MA | モロッコ      | UG | ウガンダ     |
| CH | スイス      | EE | エストニア    | NE | ニジェール     | US | アメリカ合衆国  |
| CI | コートジボワール | EG | エジプト     | NL | オランダ      | VE | ベネズエラ    |
| CM | カメルーン    | ES | スペイン     | NO | ノルウェー     | VC | セントビンセント |
| CN | 中国       | ET | エチオピア    | NZ | ニュージーランド  | VG | ヴァージン諸島  |
| CO | コロンビア    | FI | フィンランド   | PA | パナマ       | VI | ヴァージン諸島  |
| CU | キューバ     | FR | フランス     | PE | ペルー       | SB | ソロモン諸島   |
| CV | カボベルデ    | GB | グレートブリテン | PG | パプアニューギニア |    |          |
| DE | ドイツ      | GR | ギリシャ     |    |           |    |          |
| DK | デンマーク    | IE | アイルランド   |    |           |    |          |
|    |          | IS | アイスランド   |    |           |    |          |
|    |          | IT | イタリア     |    |           |    |          |
|    |          | JP | 日本       |    |           |    |          |
|    |          | KE | ケニア      |    |           |    |          |
|    |          | KR | 韓国       |    |           |    |          |

BEST AVAILABLE COPY

明細書

WO 00/14761

PCT/JP99/04235

## 明細書

## 電子源の製造装置及び製造方法

## 5 技術分野

本発明は、電子源の製造装置及び製造方法に関する。

## 背景技術

従来、電子放出素子としては、大別して熱電子放出素子と冷陰極電子放  
10 出素子を用いた2種類のものが知られている。冷陰極電子放出素子には、  
電界放出型、金属／絶縁層／金属型や表面伝導型電子放出素子等がある。

表面伝導型電子放出素子は基板上に形成された小面積の薄膜に、縦面に  
並行に電流を流すことにより、電子放出が生ずる現象を利用するものであ  
る。本出願人は、新規な構成を有する表面伝導型電子放出素子とその応用  
15 に関し、多数の提案を行っている。その基本的な構成、製造方法などは、  
例えば特開平7-235255号公報、特開平8-171849号公報な  
どに開示されている。

表面伝導型電子放出素子は、基板上に、対向する一対の素子電極と、該  
一対の素子電極に接続されその一部に電子放出部を有する導電性膜とを有  
20 してなることを特徴とするものである。また、上記導電性膜の一部電界が  
形成されている。

また、上記電界の端部には、炭素または炭素化合物の少なくとも一方を  
主成分とする堆積膜が形成されている。

このような電子放出素子を基板上に複数個配置し、各電子放出素子を記  
25 線で結ぶことにより、複数個の表面伝導型電子放出素子を備える電子源を  
作成することができる。

また、上記電子源と蛍光体とを組み合わせることにより、画像形成装置の表示パネルを形成することができる。

従来、このような電子源のパネルの製造は以下のように行われていた。

即ち、第1の製造方法としては、まず、基板上に、導電性膜及び該導電

- 5 性膜に接続された一対の素子電極からなる素子を複数と、該複数の素子を接続した配線とが形成された電子源基板を作成する。次に、作成した電子源基板全体を真空チャンバ内に設置する。次に、真空チャンバ内を排気した後、外部端子を通じて上記各素子に電圧を印加し各素子の導電性膜に亀裂を形成する。更に、該真空チャンバ内に有機物質を含む気体を導入し、  
10 有機物質の存在する雰囲気下で前記各素子に再び外部端子を通じて電圧を印加し、該亀裂近傍に炭素あるいは炭素化合物を堆積させる。

- また、第2の製造方法としては、まず、基板上に、導電性膜及び該導電性膜に接続された一対の素子電極からなる素子を複数と、該複数の素子を接続した配線とが形成された電子源基板を作成する。次に、作成した電子源基板と蛍光体が配置された基板とを支持枠を挟んで接合して画像形成装置のパネルを作成する。その後、該パネル内をパネルの排気管を通じて排気し、パネルの外部端子を通じて上記各素子に電圧を印加し各素子の導電性膜に亀裂を形成する。更に、該パネル内に該排気管を通じて有機物質を含む気体を導入し、有機物質の存在する雰囲気下で前記各素子に再び外部  
15 端子を通じて電圧を印加し、該亀裂近傍に炭素あるいは炭素化合物を堆積させる。

以上の製造方法が知られていたが、第1の製造方法は、とりわけ、電子源基板が大きくなるに従い、より大型の真空チャンバ及び高真空対応の排気装置が必要になる。また、第2の製造方法は、画像形成装置のパネル内  
20 空間からの排気及び該パネル内空間への有機物質を含む気体の導入に長時間を要する。

## 発明の開示

本発明は、小型化と操作性の簡易化が可能な電子源の製造装置を提供することを目的とする。

- 5    また、本発明は、製造スピードが向上し量産性に適した電子源の製造方法を提供することを目的とする。

また、本発明は、電子放出特性の優れた電子源を製造し得る電子源の製造装置及び製造方法を提供することを目的とする。

- 10    また、本発明による電子源の製造装置は、導電体が形成された基板を支持する支持体と、気体の導入口及び気体の排気口を有し、前記基板面の一部の領域を覆う容器と、前記気体の導入口に接続された、前記容器内に気体を導入する手段と、前記気体の排気口に接続された、前記容器内を排気する手段と、前記導電体に電圧を印加する手段と、を備えることを特徴とする。

- 15    また、本発明による電子源の製造装置は、上記の電子源の製造装置において、前記支持体は、当該支持体上に前記基板を固定する手段を備えている。

- 20    更に、本発明による電子源の製造装置は、上記の電子源の製造装置において、前記支持体は、前記基板と当該支持体とを真空吸着させる手段を備えている。

- 更に、本発明による電子源の製造装置は、上記の電子源の製造装置において、前記支持体は、前記基板と当該支持体とを静電吸着させる手段を備えている。

- 25    更に、本発明による電子源の製造装置は、上記の電子源の製造装置において、前記支持体は、熱伝導部材を備えている。

更に、本発明による電子源の製造装置は、上記の電子源の製造装置にお

WO 00/14761

PCT/JP99/04835

4

いて、前記支持体は、前記基板の温度調節機構を備えている。

更に、本発明による電子源の製造装置は、上記の電子源の製造装置において、前記支持体は、発熱手段を備えている。

更に、本発明による電子源の製造装置は、上記の電子源の製造装置において、前記支持体は、冷却手段を備えている。

更に、本発明による電子源の製造装置は、上記の電子源の製造装置において、前記容器は、当該容器内に、導入された気体を拡散させる手段を備えている。

更に、本発明による電子源の製造装置は、上記の電子源の製造装置において、更に、前記導入される気体を加熱する手段を備えている。

更に、本発明による電子源の製造装置は、上記の電子源の製造装置において、更に、前記導入される気体中の水分を除去する手段を備えている。

本発明による電子源の製造方法は、導電体と誘導電体に接続された配線とが形成された基板を支持体上に配置する工程と、前記配線の一部分を除き、前記基板上の導電体を容器で覆う工程と、前記容器内を所望の雰囲気とする工程と、前記一部分の配線を通じて前記導電体に電圧を印加する工程とを有することを特徴とする。

また、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記容器内を所望の雰囲気とする工程は、当該容器内を排気する工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記容器内を所望の雰囲気とする工程は、当該容器内に気体を導入する工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、更に、前記基板を前記支持体上に固定する工程を有する。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法にお

いて、前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを真空吸着させる工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを静電吸着させる工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記基板を前記支持体上に配置する工程は、当該基板と当該支持体との間に熱伝導部材を配置して行われる。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記導電体に電圧を印加する工程は、前記基板の温度調節を行う工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記導電体に電圧を印加する工程は、前記基板を加熱する工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記導電体に電圧を印加する工程は、前記基板を冷却する工程を含む。

更に、本発明による電子源の製造方法は、一対の電極と該一対の電極間に配置された導電性膜とを備える素子の複数と、該複数の素子を接続する配線とが形成された基板を支持体上に配置する工程と、前記配線の一部分を除き、前記基板上の複数の素子を容器で覆う工程と、前記容器内を所望の雰囲気とする工程と、前記一部分の配線を通じて前記複数の素子に電圧を印加する工程とを有することを特徴とする。

更に、本発明による電子源の製造方法は、一対の電極と該一対の電極間に配置された導電性膜とを備える素子の複数と、該複数の素子をマトリク



5 ス配線した、複数のX方向配線と複数のY方向配線とが形成された基板を支持体上に配置する工程と、前記複数のX方向配線及び前記複数のY方向配線の一部分を除き、前記基板上的複数の素子を容器で覆う工程と、前記容器内を所望の雰囲気とする工程と、前記一部分のX方向配線及びY方向配線を通じて前記複数の素子に電圧を印加する工程とを有することを特徴とする。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記容器内を所望の雰囲気とする工程は、当該容器内を排気する工程を含む。

10 更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記容器内を所望の雰囲気とする工程は、当該容器内に気体を導入する工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、更に、前記基板を前記支持体上に固定する工程を有する。

15 更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを真空吸着させる工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを静電吸着させる工程を含む。

20 更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記基板を前記支持体上に配置する工程は、当該基板と当該支持体との間に熱伝導部材を配置して行われる。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記素子に電圧を印加する工程は、前記基板の温度調節を行う工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記素子に電圧を印加する工程は、前記基板を加熱する工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記素子に電圧を印加する工程は、前記基板を冷却する工程を含む。

- 5 更に、本発明による電子源の製造方法は、一対の電極と該一対の電極間に配置された導電性膜とを備える素子の複数と、該複数の素子を接続する配線とが形成された基板を支持体上に配置する工程と、前記配線の一部分を除き、前記基板上の複数の素子を容器で覆う工程と、前記容器内を第1の雰囲気とする工程と、前記一部分の配線を通じて前記複数の素子に、前記第1の雰囲気下にて電圧を印加する工程と、前記容器内を第2の雰囲気とする工程と、前記一部分の配線を通じて前記複数の素子に、前記第2の  
10 雰囲気下にて電圧を印加する工程とを有することを特徴とする。

- 更に、本発明による電子源の製造方法は、一対の電極と該一対の電極間に配置された導電性膜とを備える素子の複数と、該複数の素子をマトリクス配線した、複数のX方向配線と複数のY方向配線とが形成された基板を  
15 支持体上に配置する工程と、前記複数のX方向配線及び前記複数のY方向配線の一部分を除き、前記基板上の複数の素子を容器で覆う工程と、前記容器内を第1の雰囲気とする工程と、前記一部分のX方向配線及びY方向配線を通じて前記複数の素子に、前記第1の雰囲気下にて電圧を印加する  
20 工程と、前記容器内を第2の雰囲気とする工程と、前記一部分のX方向配線及びY方向配線を通じて前記複数の素子に、前記第2の雰囲気下にて電圧を印加する工程とを有することを特徴とする。

- 更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記容器内を第1の雰囲気とする工程は、当該容器内を排気する工  
25 程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法にお

いて、前記容器内を第2の雰囲気とする工程は、当該容器内に炭素化合物を含む気体を導入する工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、更に、前記基板を前記支持体上に固定する工程を有する。

- 5 更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを真空吸着させる工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記基板を前記支持体上に固定する工程は、当該基板と当該支持体

- 10 とを静電吸着させる工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記基板を前記支持体上に配座する工程は、当該基板と当該支持体との間に熱伝導部材を配置して行われる。

- 15 更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記素子に電圧を印加する工程は、前記基板の温度調節を行う工程を含む。

更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記素子に電圧を印加する工程は、前記基板を加熱する工程を含む。

- 20 更に、本発明による電子源の製造方法は、上記の電子源の製造方法において、前記素子に電圧を印加する工程は、前記基板を冷却する工程を含む。

本発明について以下に更に詳述する。

本発明の製造装置は、まず、予め導電体が形成された基板を支持するための持体と、該支持体にて支持された該基板上を覆う容器とを具備する。

- 25 ここで、該容器は、該基板表面の一部の領域を覆うもので、これにより該基板上の導電体に接続され該基板上に形成されている配線の一部が該容器外に露出された状態で該基板上に気密な空間を形成し得る。また、該容

器には、気体の導入口と気体の排気口が設けられており、これら導入口及び排気口にはそれぞれ該容器内に気体を導入するための手段及び該容器内の気体を排出するための手段が接続されている。これにより該容器内を所望の雰囲気と設定することができる。また、前記導電体が予め形成された基板とは、電気的処理を施すことで該導電体に電子放出部を形成し電子源となす基板である。よって、本発明の製造装置は、更に、電気的処理を施すための手段、例えば、該導電体に電圧を印加する手段をも具備する。

5 以上の製造装置にあっては、小型化が達成され、上記電気的処理における電源との電気的接続などの操作性の簡易化が達成される他、上記容器の大きさや形状などの設計の自由度が増し容器内への気体の導入、容器外への

10 気体の排出を短時間で行うことが可能となる。

また、本発明の製造方法は、まず、導電体と該導電体に接続された配線とが予め形成された基板を支持体上に配置し、前記配線の一部分を除き前記基板上の導電体を容器で覆う。これにより、該基板上に形成されている

15 配線の一部分が該容器外に露出された状態で、前記導電体は、該基板上に形成された気密な空間内に配線されることとなる。次に、前記容器内を所望の雰囲気とし、前記容器外に露出された一部分の配線を通じて前記導電体に電気的処理、例えば、前記導電体への電圧の印加がなされる。ここで、前記所望の雰囲気とは、例えば、減圧された雰囲気、あるいは、特定の気

20 体が存在する雰囲気である。また、前記電気的処理は、前記導電体に電子放出部を形成し電子源となす処理である。また、上記電気的処理は、異なる雰囲気下にて複数回なされる場合もある。例えば、前記配線の一部分を除き前記基板上の導電体を容器で覆い、まず、前記容器内を第1の雰囲気として上記電気的処理を行う工程と、次に、前記容器内を第2の雰囲気

25 として上記電気的処理を行う工程とがなされ、以上により前記導電体に良好な電子放出部が形成され電子源が製造される。ここで、上記第1及び第

WO 08/14761

PCT/JP99/04835

10

2の雰囲気は、好ましくは、後述する通り、第1の雰囲気が減圧された雰囲気であり、第2の雰囲気が炭素化合物などの特定の気体が存在する雰囲気である。以上の製造方法にあつては、上記電氣的処理における電源との電氣的接続などが容易におこなうことが可能となる。また、上記容器の大きさや形状などの設計の自由度が増すので容器内への気体の導入、容器外への気体の排出を短時間で行うことができ、製造スピードが向上する他、製造される電子源の電子放出特性の再現性、とりわけ複数の電子放出部を有する電子源における電子放出特性の均一性が向上する。

#### 10 図面の簡単な説明

図1は、本発明に係る電子源の製造装置の構成を示す断面図である。

図2は、図1及び図3における電子源基板の周辺部分を一部を破断して示す斜視図である。

図3は、本発明に係る電子源の製造装置の構成の他の形態を示す断面図である。

図4は、本発明に係る電子源の製造装置の副真空容器を有する構成を示す断面図である。

図5は、本発明に係る電子源の製造装置の副真空容器を有する構成の他の形態を示す断面図である。

図6は、本発明に係る電子源の製造装置の副真空容器を有する構成のさらに他の形態を示す断面図である。

図7は、本発明に係る電子源の製造装置の構成の他の形態を示す断面図である。

図8は、図7における電子源基板の周辺部分を示す斜視図である。

図9は、本発明に係る電子源の製造装置の他の例を示す断面図である。

図10A、10Bは、図9における第1の容器と抵当板の形状を示す模式

図である。

図 1 1 は、本発明を用いた電子源基板のフォーミング、活性化工程を行うための真空排気装置の模式図である。

図 1 2 は、本発明に係る製造装置の他の例を示す断面図である。

5 図 1 3 は、本発明に係る製造装置の他の例を示す斜視図である。

図 1 4 は、本発明に係る製造装置の他の例を示す断面図である。

図 1 5 は、本発明に係る電子源の製造装置において使用される熱伝導部材の形状を示す斜視図である。

10 図 1 6 は、本発明に係る電子源の製造装置において使用される熱伝導部材の形状の他の形態を示す斜視図である。

図 1 7 は、本発明に係る電子源の製造装置において使用されるゴム材料の球状物質を用いた熱伝導部材の形態を示す断面図である。

図 1 8 は、本発明に係る電子源の製造装置において使用されるゴム材料の球状物質を用いた熱伝導部材の他の形態を示す断面図である。

15 図 1 9 は、本発明に係る電子源の製造装置において使用される加熱板の形状を示す断面図である。

図 2 0 は、本発明に係る電子源の製造装置において使用される加熱板の形状を示す平面図である。

図 2 1 は、画像形成装置の構成を一部を破断して示す斜視図である。

20 図 2 2 は、本発明に係る電子放出素子の構成を示す平面図である。

図 2 3 は、本発明に係る電子放出素子の構成を示す図 2 3 の B-B' 断面図である。

図 2 4 は、本発明に係る電子源を示す平面図である。

25 図 2 5 は、本発明に係る電子源の作成方法を説明するための平面図である。

### 発明を実施するための最良の形態

本発明をより詳細に説述するために、添付の図面に従ってこれを説明する。

まず、本発明の好ましい第1の実施の形態を示す。

- 5 図1、図2、図3は、本実施形態に係る電子源の製造装置を示しており、図1、図3は断面図、図2は図1における電子源基板の周辺部分を示す斜視図である。図1、図2、図3において、6は電子放出素子となる導電体、7はX方向配線、8はY方向配線、10は電子源基板、11は支持体、12は真空容器、15は気体の導入口、16は排気口、18はシール部材、
- 10 19は拡散板、20はヒーター、21は水素、または有機物質ガス、22はキャリアガス、23は水分除去フィルター、24はガス流量制御装置、25a~25fはバルブ、26は真空ポンプ、27は真空計、28は配管、30は取り出し配線、32は電源及び電気制御系からなる駆動ドライバー、31は電子源基板の取り出し配線30と駆動ドライバーとを接続する配線、
- 15 33は拡散板19の開口部、41は熱伝導部材である。

支持体11は、電子源基板10を保持して固定するもので、真空チャッキング機構、静電チャッキング機構若しくは固定治具などにより、機械的に電子源基板10を固定する機構を有する。支持体11の内部には、ヒーター20が設けられ、必要に応じて電子源基板10を熱伝導部材41を介して加熱することができる。

熱伝導部材41は、支持体11上に設置され、電子源基板10を保持して固定する機構の障害にならないように、支持体11と電子源基板10の間で挟持されるか、あるいは、支持体11に埋め込まれるように設置されていてもよい。

- 25 熱伝導部材は電子源基板の反り、うねりを吸収し、電子源基板への電気的処理工程における発熱を、確実に支持体、あるいは、後述する副真空容

器へ伝え、放熱することができ、電子源基板のクラック、破損の発生を防ぐことができ、歩留まりの向上に寄与できる。

また、電気的処理工程における発熱を素早く、確実に放熱することにより、温度分布による導入ガスの濃度分布の低減、基板熱分布が影響する素子の不均一性の低減に寄与でき、均一性に優れた電子源の製造が可能となる。

熱伝導部材41としては、シリコングリスや、シリコンオイル、ジェル状物質等の粘性液状物質を使用することができる。粘性液状物質である熱伝導部材41が支持体11上を移動する弊害がある場合は、支持体11に、粘性液状物質が所定の位置及び領域、すなわち、少なくとも電子源基板10の導電体6形成領域下で滞留するように、その領域に合わせて、支持体11に滞留機構を設置してあってもよい。これは、例えば、Oリングや、あるいは、耐熱性の袋に粘性液状物質を入れ、密閉した熱伝導部材とした構成とすることができる。

Oリングなどを設置して粘性液状物質を滞留させる場合において、基板との間に空気層ができて正しく接しない場合は、空気抜けの逃れや、電子源基板設置後に粘性液状物質を基板と支持体の間に注入する方法も採ることができる。図3は、粘性液状物質が所定の領域で滞留するように、Oリングと粘性液状物質導入口とを設けた装置の概略断面図である。

ヒータ20は、密閉された管状であり、この中に温調媒体が封入される。なお、図示しないが、この粘性液状物質を支持体11及び電子源基板10間で挟持し、かつ温度制御を行いながら循環させる機構が付与されれば、ヒータ20に替わり、電子源基板10の加熱手段、あるいは、冷却手段となる。また、目的温度に対する温度調節が行える、例えば、循環型温度調節装置と液状媒体などからなる機構を付与することができる。

熱伝導部材41は、弾性部材であってもよい。弾性部材の材料としては、



テフロン樹脂などの合成樹脂材料、シリコンゴム等のゴム材料、アルミナなどのセラミック材料、銅やアルミの金属材料等を使用することができる。これらは、シート状、あるいは、分割されたシート状で使用されていてもよい。あるいは、図15及び図16に示すように、円柱状、角柱状等の柱状、電子源基板の配線に合わせたX方向、あるいは、Y方向に伸びた線状、円錐状などの突起状、球体や、ラグビーボール状（楕円球状体）などの球状体、あるいは、球状体表面に突起が形成されている形状の球状体などが支持体上に設けられていてもよい。

図17は、複数の弾性部材を使用した球状の熱伝導部材の構成概略図である。ここでは、ゴム材料の部材等の変形し易い微少球状物1701と、この微少球状物の直径よりも直径が小さな球状物1702（ゴム材料の部材よりも変形し難い球状物質）とを電子源基板10と支持体11との間に散布し、挟持することで、熱伝導部材41を構成している。

図18は、複合材料的な熱伝導部材の構成概略図である。セラミック部材、金属部材等の硬質部材で中心部材1801を構成し、この熱伝導部材の球状物表面をゴム部材1802で被覆したものをを用いることで熱伝導部材41を構成している。支持体11上を移動し易い球状物質などを使用する際には、粘性液状物質を使用する場合について記述したような、支持体11上に滞留機構がある構成が望ましい。

さらに、弾性部材は、電子源基板に対向する面に凹凸の形状が形成されていてもよい。凹凸形状は前述した柱状、線状、突起状、球状（半球状）などが好ましい。具体的には、図15に示すような、電子源基板のX方向配線、あるいは、Y方向配線の位置に略々合わせた線状の凹凸形状や、図16に示すように、各素子電極の位置に略々合わせた柱状の凹凸形状、または、図示しないが、半球状の凹凸形状が熱伝導部材の面に形成されていることが好ましい。

真空容器12は、ガラスやステンレス製の容器であり、容器からの放出  
 ガスの少ない材料からなるものが好ましい。真空容器12は、電子源基板  
 10の取り出し配線部を除き、導電体6が形成された領域を覆い、かつ、  
 少なくとも、 $1.33 \times 10^{-3} \text{ Pa}$  ( $1 \times 10^{-3} \text{ Torr}$ ) から大気圧の圧  
 5 力範囲に耐えられる構造のものである。

シール部材18は、電子源基板10と真空容器12との気密性を保持す  
 るためのものであり、Oリングやゴム性シートなどが用いられる。

有機物質ガス21には、後述する電子放出素子の活性化に用いられる有  
 機物質、または、有機物質を窒素、ヘリウム、アルゴンなどで希釈した混  
 10 合気体が用いられる。また、後述するフォーミングの通電処理を行う際  
 は、導電性膜への亀裂形成を促進するための気体、例えば、還元性を有す  
 る水素ガス等を真空容器12内に導入することもある。このように他の工  
 程で気体を導入する際には、導入配管、バルブ部材25eを用いて、真空  
 容器12を配管28に接続すれば、使用することができる。

15 上記電子放出素子の活性化に用いられる有機物質としては、アルカン、  
 アルケン、アルキンの脂肪族炭化水素類、芳香族炭化水素類、アルコール  
 類、アルデヒド類、ケトン類、アミン類、ニトリル類、フェノール、カル  
 ボン、スルホン酸等の有機酸類などを挙げることができる。より具体的に  
 は、メタン、エタン、プロパンなどの $\text{C}_n\text{H}_{2n+2}$ で表される飽和炭化水素、  
 20 エチレン、プロピレンなどの $\text{C}_n\text{H}_n$ 等の組成式で表される不飽和炭化水素、  
 ベンゼン、トルエン、メタノール、エタノール、アセトアルデヒド、アセ  
 トン、メチルエチルケトン、メチルアミン、エチルアミン、フェノール、  
 ベンゾニトリル、アセトニトリル等が使用できる。

有機ガス21は、有機物質が常温で気体である場合にはそのまま使用で  
 25 き、有機物質が常温で液体、または、固体の場合は、容器内で蒸発または  
 昇華させて用いる、或いは更にこれを希釈ガスと混合するなどの方法で用

いることができる。

キャリアガス22には、窒素またはアルゴン、ヘリウムなどの不活性ガスが用いられる。

- 有機物質ガス21と、キャリアガス22は、一定の割合で混合されて、
- 5 真空容器12内に導入される。両者の流量及び、混合比は、ガス流量制御装置24によって制御される。ガス流量制御装置24は、マスフローコントローラ及び電磁弁等から構成される。これらの混合ガスは、必要に応じて配管28の周囲に設けられた図示しないヒータによって適当な温度に加熱された後、導入口15より、真空容器12内に導入される。混合ガスの
- 10 加熱温度は、電子源基板10の温度と同等にすることが好ましい。

なお、配管28の途中に、水分除去フィルター23を設けて、導入ガス中の水分を除去するとより好ましい。水分除去フィルター23には、シリカゲル、モレキュラーシーブ、水酸化マグネシウム等の吸湿材を用いることができる。

- 15 真空容器12に導入された混合ガスは、排気口16を通じて、真空ポンプ26により一定の排気速度で排気され、真空容器12内の混合ガスの圧力は一定に保持される。本発明で用いられる真空ポンプ26は、ドライポンプ、ダイヤフラムポンプ、スクロールポンプ等、低真空用ポンプであり、オイルフリーポンプが好ましく用いられる。
- 20 活性化に用いる有機物質の種類にもよるが、本実施形態において、上記混合気体の圧力は、混合気体を構成する気体分子の平均自由行程が真空容器12の内側のサイズに比べて十分小さくなる程度の圧力以上であることが、活性化工程の時間の短縮や均一性の向上の点で好ましい。これは、いわゆる粘性流領域であり、数百Pa（数Torr）から大気圧の圧力である。
- 25 ある。

また、真空容器12の気体導入口15と電子源基板10との間に拡散板

BEST AVAILABLE COPY

19を設けると、混合気体の流れが制御され、基板全面に均一に有機物質が供給されるため、電子放出素子の均一性が向上し好ましい。拡散板19としては、図1及び図3に示したように、開口部33を有する金属板などが用いられる。拡散板19の開口部33の形成方法は、図19及び図20に示すように、導入口近傍と、導入口から遠い領域での開口部の面積を変えるか、あるいは、開口部の数を変えて形成することが好ましい。

拡散板19において、図20に示すように、導入口から遠いほど、開口部の面積が大きいか、あるいは、図示していないが、開口部の数が多い、あるいは、開口部の面積が大きく、その数が多いように形成すると、真空容器12内を流れる混合気体の流速が略々一定となり、均一性向上の点でより好ましい。ただし、拡散板19は、粘性流の特徴を考慮した形状にすることが重要で、この明細書中で述べる形状に限定されるものではない。

例えば、開口部33を、同心円状に等間隔でかつ円周方向に等角度間隔で形成し、かつ、該開口部の開口面積を下式の関係を満たすように設定するとよい。ここでは、基体の導入口からの距離に比例して開口面積が大きくなるように設定している。これにより、電子源基体表面により均一性良く導入物質を供給することができ、電子放出素子の活性化を均一性よく行うことができる。

$$S_d = S_0 \times [1 + (d/L)^2]^{1/2}$$

但し、

d: 気体の導入口の中心部からの延長線と拡散板との交点からの距離

L: 気体の導入口の中心部から、気体の導入口の中心部からの延長線と拡散板との交点までの距離

S<sub>0</sub>: 気体の導入口の中心部からの延長線と拡散板との交点からの距離dにおける開口面積

S<sub>0</sub>: 気体の導入口の中心部からの延長線と拡散板との交点における開口面積

気体の導入口15と排気口16の位置は、本実施の形態に限定されず、種々の態様を取ることができるが、真空容器12内に有機物質を均一に供給するためには、気体の導入口15と排気口16の位置は、真空容器12において、図1及び図3に示すように、上下に、もしくは、図6に示すように、左右に異なる位置にあることが好ましく、かつ、略々対称の位置にあることがより好ましい。

電子源基板の取り出し電極30は、真空容器12の外部にあり、TAB配線やプローブなどを用いて配線30と接続し、駆動ドライバー32に接続する。

本実施形態、さらには後述する実施形態においても同様であるが、真空容器は、電子源基板上の導電体6のみを覆えばよいので、装置の小型化が可能である。また、電子源基板の配線部が真空容器外に有るため、電子源基板と電気的処理を行うための電源装置（駆動ドライバー）との電気的接続を容易に行うことができる。

以上のようにして真空容器12内に有機物質を含む混合ガスを流した状態で、駆動ドライバー32を用い、配線31を通じて基板10上の各電子放出素子にパルス電圧を印加することにより、電子放出素子の活性化を行うことができる。

以下、本発明の好ましい第2の実施の形態についての述べる。本実施形態は、主として上記第1の実施の形態における電子源基板10の支持方法を変えたものであり、その他の構成は第1の実施の形態と同様にすることができる。図4及び図5は、本発明の好ましい第2の実施の形態を示したものである。図4及び図5において、13は真空容器、14は副真空容器、17は副真空容器14の排気口である。その他、図1から図3と同じ物に

ついては、同じ番号を示している。

第1の実施の形態では、電子源基板10のサイズが大きい場合においては、電子源基板10の表面側と裏面側とでの圧力差、すなわち、真空容器12内の圧力と大気圧との圧力差による該電子源基板10の破損を防ぐために、電子源基板10の厚みを圧力差に耐えられる厚みにするか、あるいは、電子源基板10の真空チャッキング方法を併用することで圧力差を緩和できるようにしている。

第2の実施の形態は、電子源基板10を挟んでの圧力差を無くすか、問題にならないほど小さくすることを念頭に置いた実施の形態であり、この実施の形態においては、電子源基板10の厚みを薄くでき、この電子源基板10を画像形成装置に適用した場合、該画像形成装置の軽量化を図ることができる。この実施の形態は、真空容器12と副真空容器14との間に電子源基板10を挟んで保持するものであり、第1の実施の形態における支持体11に代わる副真空容器14内の圧力を真空容器12の圧力と略々等しく保つことにより、電子源基板10を水平に保つものである。

真空容器12内及び副真空容器14内の圧力は、それぞれ真空系27a、27bにより設定され、副真空容器14の排気口のバルブ25gの開閉度を調節することにより、両真空容器12、14内の圧力を略々等しくすることができる。

図4において、副真空容器14内には、電子源基板10の熱伝導部材として、シール材18と同じ材質で作成されたシート状の第1の熱伝導部材41と、電子源基板10からの発熱を熱伝導部材41を介して、より効率よく、副真空容器14を介して外部へ放熱できるように、熱伝導率の大きな金属製の第2の熱伝導部材42とが設置されている。なお、図4及び図5においては、装置の概略をより理解し易いように、副真空容器14の厚みを実際よりも大きく記載している。

第2の熱伝導部材42には、電子基板10を加熱できるように、内部にヒーターが埋め込まれており、図示しない制御機構により外部より温度制御を行うことができる。

また、第2の熱伝導部材42の内部に、流体を保持、あるいは、循環させるような管状の密閉容器を内蔵し、外部よりこの流体の温度を制御することにより、電子基板10を、第1の熱伝導部材41を介して冷却、または、加熱することもできる。また、副真空容器14の底部にヒーターを設置し、または、底部の内部に埋め込み、外部より温度制御する図示しない制御機構を設け、第2の熱伝導部材42、第1の熱伝導部材41を介して、電子基板10を加熱することができる。あるいは、第2の熱伝導部材42の内部と、副真空容器14の両方に、上記のような加熱手段を設けて、電子基板10の加熱、または、冷却などの温度調節をすることも可能である。

本実施の形態では、2種類の熱伝導部材41、42を用いているが、熱伝導部材は、1種類の熱伝導部材、あるいは、3種類以上の熱伝導部材によって構成されていてもよく、本実施の形態に限定されるものではない。

気体の導入口15と排気口16の位置は、本実施の形態に示したものに限定されず、種々の態様を取ることができる。しかし、真空容器12内に有機物質を均一に供給するためには、気体の導入口15と排気口16の位置は、真空容器12において、図4及び図5に示すように、上下、若しくは、実施の形態1で示した図6に示すような態様の真空容器であって、左右異なる位置にあることが好ましく、略対称の位置にあることがより好ましい。

本実施の形態においても、上述の第1の実施の形態と同様に、真空容器12内に気体を導入する工程を有する場合、第1の実施の形態で述べた拡散板19を、該第1の実施の形態と同様の形態で用いることが好ましい。

BEST AVAILABLE COPY

また、有機物質を含む混合ガスを流した状態で、駆動ドライバー32を用い、配線31を通じて電子源基板10上の各電子放出素子にパルス電圧を印加することにより、電子放出素子の活性化工程も上記第1の実施の形態と同様に行うことができる。

- 5    本実施の形態においても、上記第1の実施の形態と同様に、フォーミング処理工程や、真空容器12内に有機物質を含む混合ガスを流した状態で、駆動ドライバー32を用い、配線31を通じて電子源基板10上の各電子放出素子にパルス電圧を印加することにより、電子放出素子の活性化を行うことができる。
- 10   次に、本発明の第3の実施形態を図14を参照して説明する。本実施形態では、前述した、基板の表裏の圧力差による基板の変形や破損を防ぐために、基板ホルダー207に静電チャック208を具備するものである。静電チャックによる基板の固定は、該静電チャックの中に置かれた電極209と基板10との間に電圧を印加して静電力により基板10を基板ホル
- 15   ダー208に吸引するものである。基板10に所定の電位を所定の値に保持するため、基板の表面にはITO膜などの導電性膜を形成する。なお、静電チャック方式による基板の吸着のためには、電極209と基板の距離が短くなっている必要があり、いったん別の方法で基板10を静電チャック208に押し付けることが望ましい。図14に示す装置では、静電チャック208の表面に形成された溝211の内部を排気して基板10を大気圧により静電チャックに押し付け、高圧電源210により電極209に高電圧を印加することにより、基板を十分に吸着する。この後真空チャンバー202の内部を排気しても基板にかかる圧力差は静電チャックによる静電力によりキャンセルされて、基板が変形したり、破損することが防止でき
- 20   る。更に、該静電チャック208と基板10の間の熱伝導を大きくするために、上述の様にいったん排気した溝211内に熱交換のための気体を導
- 25   入する。



- 入することが望ましい。気体としては、Heが好ましいが、他の気体でも効果がある。熱交換用の気体を導入することで、溝211のある部分での基板10と静電チャック208の間の熱伝導が可能となるのみならず、溝のない部分でも単に機械的接触により基板10と静電チャック208が熱的に接触している場合に比べ、熱伝導が大きくなるため、全体としての熱伝導は大きく改善される。これにより、フォーミングや活性化などの処理の際、基板10で発生した熱が容易に静電チャック208を介して基板ホルダー207に移動して、基板10の温度上昇や局所的な熱の発生による温度分布の発生が抑えられるほか、基板ホルダーにヒーター212や冷却ユニット213などの温度制御手段を設けることにより、基板の温度をより精度良く制御できる。

以上述べた製造装置を用いての電子源の製造方法の具体例を、以下に詳述する。

- 上記電子源と同像形成部材とを組み合わせることにより、図21に示すような画像形成装置を形成することができる。図21は画像形成装置の概略図である。図21において、69は電子放出素子、61は電子源基板10を固定したリアプレート、62は支持体、66はガラス基板63、メタルバック64及び蛍光体65からなるフェースプレート、67は高圧端子、68は画像形成装置である。
- 画像形成装置において、各電子放出素子には、容器外端子Dx1乃至Dxn、Dy1乃至Dynを通じ、走査信号及び変調信号を図示しない信号発生手段によりそれぞれ印加することにより、電子を放出させ、高圧端子67を通じ、メタルバック65、あるいは、図示しない透明電極に5kVの高圧を印加し、電子ビームを加速し、蛍光体膜64に衝突させ励起、発光させることで画像を表示する。
- なお、電子源基板10自体がリアプレートを兼ねて、1枚基板で構成さ

れる場合もある。また、走査信号配線は、例えば、Dx1の容器外端子に近い電子放出素子と遠い電子放出素子との間で印加電圧降下の影響の無い素子数であれば、図21で示すような、片側走査配線で構わないが、素子数が多く、電圧降下の影響がある場合には、配線幅を広くするか、配線厚を  
5 厚くするか、あるいは、両側から電圧を印加する手法等を採ることができる。

〔具体例〕

以下、具体的な具体例を挙げて本発明を詳しく説明するが、本発明はこれら具体例に限定されるものではなく、本発明の目的が達成される範囲内

10 での各要素の

置換や設計変更がなされたものをも包含する。

〔具体例1〕

本具体例は、本発明に係る製造装置を用いて図22、23に示される表面伝導型電子放出素子を複数備える図24に示される電子源を製造するものである。尚、図22～24において101は基板、2、3は素子電極、  
15 4は導電性膜、29は炭素膜、5は炭素膜29の間隙、6は導電性膜4の間隙である。S10<sub>2</sub>層を形成したガラス基板（サイズ350×300mm、厚さ5mm）上にオフセット印刷法によりPtペーストを印刷し、加熱焼成して、図25に示される厚み50nmの素子電極2、3を形成した。また、スクリーン印刷法により、Agペーストを印刷し、加熱焼成すること  
20 により、図25に示されるX方向配線7（240本）及びY方向配線8（720本）を形成し、X方向配線7とY方向配線8の交差部には、スクリーン印刷法により、絶縁性ペーストを印刷し、加熱焼成して絶縁層9を形成した。

25 次に、素子電極2、3間にバブルジェット方式の噴射装置を用いて、パラジウム錯体溶液を滴下し、350℃で3.0分間加熱して酸化パラジウム

の微粒子からなる図25に示される導電性膜4を形成した。導電性膜4の膜厚は、20nmであった。以上のようにして、一対の電子電極2、3及び導電性膜4からなる導電体の複数がX方向配線7及びY方向配線8にてマトリクス配線された電子源基板10を作成した。

- 5 基板の反り、うねりに付いて観察したところ、基板そのものが持っていた反り、うねり及び上記までの加熱工程によって生じたと思われる基板の反り、うねりによって、基板中央部に対して、0.5mmほど周辺が反った状態であった。

作成した電子源基板10を、図1及び図2に示した製造装置の支持体1  
10 1上に固定した。支持体11と電子源基板10との間には、厚さ1.5mmの熱伝導性ゴムシート41が挟持される。

次に、シリコンゴム製のシール部材15を介してステンレス製真空容器12を取り出し配線30が該真空容器12の外に出るようにして、図2に示すように電子源基板10上に設置した。電子源基板10上には、図19及び図20に示すような開口部33を形成した金属板を拡散板19として設置した。

排気口16側のバルブ25fを開け、真空容器12内を真空ポンプ26（ここではスクロールポンプ）で $1.33 \times 10^{-3}$ Pa ( $1 \times 10^{-3}$ Torr)程度に排気した後、排気装置の配管や、電子源基板に付着していると  
20 考えられる水分を除去するため、図示しない配管用のヒーターと電子源基板10用のヒーター20を用いて、120℃まで昇温させ、2時間保持してから、室温まで冷却した。

基板の温度が室温に戻った後、図2に示す配線31を介して取り出し配線30に接続された駆動ドライバー32を用いて、X方向配線7及びY方向配線8を通じて、各電子放出素子6の素子電極2、3間に電圧を印加し、  
25 導電性膜をフォーミング処理し、図23に示す間隙Gを導電性膜4に形成

BEST AVAILABLE COPY

した。

続いて、同装置を用いて活性化処理を行った。図1に示す気体供給用のバルブ25 a乃至25 d及び気体の導入口15側のバルブ25 eを開け、有機物質ガス21とキャリアガス22との混合気体を真空容器12内に導入した。有機ガス21には、1%エチレン混合窒素ガスを用い、キャリアガス22には、窒素ガスを用いた。両者の流量は、それぞれ40 sccm及び400 sccmとした。排気口16側の真空系27の圧力を見ながら、バルブ25 fの開閉度を調整し、真空容器12内の圧力が $1.33 \times 10^{-3}$  Pa (100 Torr) となるようにした。

- 10 有機物質ガス導入開始から約30分後、駆動ドライバー32を用いて、X方向配線7及びY方向配線8を通じて各電子放出素子6の電圧2、3間に電圧を印加して活性化処理を行った。電圧は10 Vから17 Vまで約25分で昇圧するように制御し、パルス幅は1 msec、周波数は100 Hzとし、活性化時間は30分とした。なお、活性化は、Y方向配線8全部及び、X方向配線7の非選択ラインを共通としてGnd (接地電位) に接続し、X方向配線7の10ラインを選択し、1ラインずつ1 msecのパルス電圧を順次印加する方法で行い、上記方法を繰り返すことにより、X方向の全ラインに付いて活性化を行った。上記方法で行ったため、全ラインの活性化には12時間を要した。
- 15 活性化処理終了時の素子電流If (電子放出素子の素子電極間に流れる電流) を各X方向配線毎に測定し、素子電流If値を比較したところ、その値は、約1.35 A乃至1.56 A、平均で1.45 A (1素子当たり約2 mAに相当) であり、その配線毎のバラツキは約8%であり、良好な活性化処理を行うことができた。
- 20 上記活性化処理が終了した電子放出素子には、図22、23に示すように間隙5を隔てて炭素質29が形成された。
- 25

また、上記活性化処理時に、図示しない差動排気装置付きのマスマスベクトラム測定装置を用いて、排気口16側のガス分析を行ったところ、上記混合ガス導入と同時に、窒素及びエチレンのマスNo. 28とエチレンのフラグメントのマスNo. 26が瞬間的に増加して飽和し、両者の値は活性化処理中一定であった。

具体例1と同様の図25に示す電子源基板10を、画像形成装置の概略図である図21に示すような、リヤプレート61上に固定した後、電子源基板10の5mm上方に、フェースプレート66を、支持枠62及び内径10mm、外径14mmの図示しない排気管及びゲック材料を介して配置し、フリットガラスを用いてアルゴン雰囲気中で420℃にて封着を行い、図21に示すような画像形成装置の形態を作成した上記のフォーミング処理工程、及び活性化処理工程を行う場合に比べて、製造工程に要する時間が短縮でき、電子源の各電子放出素子の特性の均一性が向上する。

また、基板サイズが大きくなった場合の基板の反りは、歩留まりの低下や、特性のバラツキを招き易いが、具体例1による熱伝導部材の設置により、歩留まりの向上と特性のバラツキ低減を実現することができた。

#### 【具体例2】

具体例1と同様の図25に示す電子源基板10を作成し、図1の製造装置に設置した。本具体例では、有機物質を含む混合気体を、配管28の周囲に設置したヒーターにより80℃に加熱した後、真空容器12内に導入した。また、支持体11内のヒーター20を用い、熱伝導部材41を介して、電子源基板10を加熱し、基板温度が80℃になるようにした。上記以外は具体例1と同様にして活性化処理を行い、電子源を作成した。

上記活性化処理が終了した電子放出素子には、図23、24に示すように間隙5を隔てて炭素膜29が形成された。

本具体例においても、具体例1と同様に、短時間で活性化処理を行うこ

とができた。活性化処理終了時の素子電流Ifを具体例1と同様に測定したところ、実施例1に比べて約1.2倍に増加していた。また、素子電流Ifのバラツキは約5%であり、均一性に優れた活性化処理を行うことができた。

- 5      これは、加熱することにより、活性化処理工程における発熱による温度分布を緩和し、さらに、加熱することにより、活性化処理工程における化学的反応を促進する効果が生じているものと、本発明者らは推測している。

【具体例3】

- 10      具体例1と同様の図25に示す電子源基板10を、図3に示す製造装置を用い、熱伝導部材として、シリコンオイルを用いた以外は具体例1と同様の方法で電子源を作成した。

- 15      また、本具体例の装置では、粘性液状物質導入管を用いて、基板下部にシリコンオイルを注入していく際に、基板下部と支持体間に空気が残らないように、略々対角線状の位置で、素子電極領域の外側の位置に、空気抜け用と粘性液状物質排出用を兼ねた図示しない通孔を設けている。活性化処理終了後の素子電流値は具体例1と同様の結果であった。

【具体例4】

- 20      本具体例は、電子源の別の製造例である。厚さ3mmのSiO<sub>2</sub>層を形成したガラス基板を用い、具体例1と同様にして作成した図25に示す電子源基板10を、図4に示した製造装置の真空容器12と副真空容器14との間に、それぞれシリコンゴム製のシール部材18、電子源基板10と接する面に円柱状の突起を持つシート状のシリコンゴム製熱伝導部材41、及び、内部に埋め込みヒータを有するアルミニウムで作成した熱伝導部材42を介して設置した。

- 25      なお、図4に示した場合と異なり、本具体例においては、放散板19は設置せずに活性化処理を行った。

真空容器 12 の排気口 16 側バルブ 25 f 及び副真空容器 14 の排気口 17 側のバルブ 25 g を開け、真空容器 12 内及び副真空容器 14 内を真空ポンプ 26 a、26 b（ここではスクロールポンプ）で  $1.33 \times 10^{-4}$  Pa ( $1 \times 10^{-3}$  Torr) 程度に排気した。

- 5 排気は、(真空容器 12 内の圧力)  $\geq$  (副真空容器 14 内の圧力) の状態を保ちつつ排気した。これにより、基板が圧力差により変形し、歪みが生じた場合、副真空容器側に凸になって熱伝導部材に押し付けられて、熱伝導部材が、その変形を抑制し、基板 10 を支持することになる。

- 電子源基板 10 のサイズが大きく、かつ、電子源基板 10 の厚みが薄い場合、この状態が逆な場合、すなわち、(真空容器 12 内の圧力)  $\leq$  (副真空容器 14 内の圧力) の状態を探り、真空容器 12 側へ凸状態になると、真空容器 12 内には、圧力の差による電子源基板 10 の変形を抑制し、支持する部材が無い場合、最悪の場合、基板が真空容器 12 内に向って破損してしまう。すなわち、基板のサイズが大きく、基板の厚みが薄いほど、

- 15 本具体例の電子源の製造装置においては、基板の支持部材の役割をも持つ熱伝導部材が重要になるわけである。

- 次に、具体例 1 と同様に、駆動ドライバー 32 を用いて X 方向配線 7 及び Y 方向配線 8 を通じて各電子放出素子 6 の電極 2、3 間に電圧を印加し、導電性膜 4 をフォーミング処理し、図 23 に示す向陽 G を導電性膜 4 に形成した。本具体例では、電圧印加開始と同時に、導電性膜への亀裂の形成を促進させるために酸化パラジウムに対して還元性を有する水素ガスを図示しない別系統の配管より、 $5.33 \times 10^{-2}$  Pa (約 400 Torr) まで徐々に導入して、実施した。

- 続いて、同装置を用いて、活性化処理を行った。気体供給用のバルブ 25 a 乃至 25 d 及び気体の導入口 15 側のバルブ 25 e を開け、有機物質ガス 21 とキャリアガス 22 との混合気体を真空容器 12 内に導入した。

有機ガス21には、1%プロピレン混合窒素ガスを用い、キャリアガス22には、窒素ガスを用いた。両者の流量はそれぞれ、10sccm及び400sccmとした。なお、混合気体はそれぞれ水分除去フィルター23を通した後、真空容器12内に導入した。排気口16側の真空計27aの圧力を見ながらバルブ25fの開閉度を調整して、真空容器12内の圧力が $2.66 \times 10^{-2}$  Pa (200 Torr) となるようにした。同時に、副真空容器14の排気口17側のバルブ25gの開閉度を調整して、副真空容器14内の圧力も $2.66 \times 10^{-2}$  Pa (200 Torr) となるようにした。

次に、具体例1と同様に、駆動ドライバ32を用いてX方向配線7及びY方向配線8を通じて各電子放出素子6の電極2、3間に電圧を印加して活性化処理を行った。活性化処理時の素子電流I<sub>f</sub>を、具体例1と同様の方法で測定したところ、素子電流I<sub>f</sub>は、1.34A乃至1.53Aで、そのバラツキは、約7%であり、良好な活性化処理を行うことができた。

尚、上記活性化処理が終了した電子放出素子には、図22、23に示すように、間隙5を隔てて炭素膜29が形成された。

また、上記活性化処理時に、図示しない変動体気質量付きのマススペクトラム測定装置を用いて、排気口16側のガス分析を行ったところ、上記混合ガス導入と同時に、窒素のマスNo. 28とプロピレンのマスNo. 42が瞬時的に増加して飽和し、両者の値は活性化処理中一定であった。

本具体例においては、電子放出素子を備えた電子源基板10上に設置した真空容器12内に有機物質を含む混合気体を圧力 $2.66 \times 10^{-2}$  Pa (200 Torr) と言う粘性流領域で導入したため、短期間で容器内の有機物質を一定にすることができた。そのため、活性化処理に要する時間を大幅に短縮することができた。

#### 〔具体例5〕

本具体例では、真空容器12内に、図19及び図20に示すような試放



板19を設置した以外は、具体例4と同様の図4に示す装置を用い、具体例4と同様にして、フォーミング処理による図23に示す導電性膜への間隙Gの形成、及び、活性化処理を実施し、電子源を作成した。

- 本具体例においても、具体例4と同様に、短時間で活性化処理を行うことができた。尚、活性化処理が終了した電子放出素子には、図22、23に示すように間隙5を隔てて炭素膜29が形成された。活性化処理終了時の素子電流I<sub>f</sub>を実施例4と同様の方法で測定したところ、素子電流I<sub>f</sub>の値は、1.36Aから1.50Aで、バラツキは約5%であり、より均一性に優れた活性化処理を行うことができた。

#### 10 【具体例6】

- 本具体例では、具体例5で使用した図4に示す装置で、熱伝導部材42の内部に埋め込んだヒーター20を用い、外部制御装置よりこのヒーターを制御し、熱伝導部材42、41を介して、電子源基板10を加熱し、基板温度が80℃になるようにし、また、配管28周囲に設置したヒーターにより80℃に加熱し、活性化処理を実施した以外は、具体例5と同様にして活性化処理を行った。

活性化処理が終了した電子放出素子には図22、23に示すように間隙5を隔てて炭素膜29が形成された。

- 活性化処理終了後の素子電流I<sub>f</sub>を具体例4と同様に測定したところ、1.37A乃至1.48Aで、そのバラツキは約4%であり、良好な活性化処理が実施できた。

#### 【具体例7】

- 本具体例では、熱伝導部材41として、分割されるとともに、蒸板と振する面に拵り止め効果も併せ持たせるための溝が数本形成されて凹状に加工されたシリコンゴムシートを用いた。さらに、ステンレス製の熱伝導性ばね形状部材43を用いた図5に示す装置を用い、副真空容器の下部に

埋め込まれたヒーター20を図示しない外部制御装置により制御し、熱伝導ばね部材43と熱伝導部材41を介して電子源基板10を加熱した以外は具体例6と同様の方法により電子源を作成した。その結果、具体例6と同様の良好な電子源が作成できた。

5      【具体例8】

本具体例では、活性化処理の際に、10ライン毎に行っていた処理を2本同時に行い、20本毎に行った以外は具体例7と同様の方法で電子源を作成した。活性化終了時の素子電流1fを具体例7と同様の方法で測定したところ、素子電流1fの値は、1.36Aから1.50Aで、バラツキは若干大きくなったものの、約5%であった。

これは、処理ライン数が増えたことにより、熱がより多く発生し、熱分布が電子源の作成に影響したためと本発明者らは推測している。

具体例5乃至具体例8に係る電子源製造装置においては、熱伝導部材が設けられていることにより、電子源基板の作成歩留まり、及び、特性向上にきわめて効果がある。

15      【具体例9】

本具体例は、本発明により作成される電子源を応用した図21に示されるような画像形成装置の例である。具体例2と同様にして、フォーミング、活性化処理を行った電子源基板10をリヤプレート61上に固定した後、  
20      電子源基板10の5mm上方に、フェースプレート66を支持棒62及び図示しない排気管を介して配置し、フリットガラスを用いてアルゴン雰囲気中で420℃にて封着を行った。

なお、後述するように、封着して作成した容器内を大気圧以下に排気しても、大気圧による容器の破損が生じないように、電子源基板10と、フェ  
25      イスプレート66との空間を維持するための図示しない部材が、電子源基板10上に配置してある。

次に、容器内を排気し、容器内部の圧力を大気圧以下にした後、排気管を封止して、図10A、10Bに示すような、画像形成装置を作成した。さらに、封止後の容器内部の圧力を維持するために、容器内に設置された図示しないゲッタ材料の高周波加熱法による処理を実施した。

- 5 以上のようにして完成した画像形成装置において、各電子放出素子には、容器外端子Dx1乃至Dxm、Dy1乃至Dymを通じ、走査信号及び変調信号を図示しない信号発生手段によりそれぞれ印加することにより、電子を放出させ、高圧端子67を通じ、メタルバック65、あるいは、図示しない透明電極に5kVの高圧を印加し、電子ビームを加速し、蛍光体64に
- 10 衝突させ、励起、発光させることで画像を表示した。この具体例における画像形成装置においては、目視において輝度ばらつきや色むらがなく、テレビジョンとして十部満足できる良好な画像を表示することができた。

- 本具体例に係る電子源の製造装置及び製造方法は、画像形成装置の製造に適用しても有効であり、その表示画像の画質向上に寄与することができる。
- 15 以上、具体例1～9の製造装置及び製造方法によれば、活性化工程における有機物質の導入時間を短縮することができ、製造時間を短くすることができ、歩留まりも向上することができる。また、係る製造装置及び製造方法を用いることにより、均一性に優れた電子源を提供することができる。

- 20 また、高真空排気装置が不要となり、装置製造コストを低減することができる。さらに、係る製造装置によれば、電子源基板上の電子放出素子部のみを覆う小型の真空容器があれば良いため、装置の小型化が可能である。

また、電子源基板の取り出し配線部が真空容器の外にあるため、電子源基板と駆動ドライバとの電気的接続を容易に行うことができる。

- 25 さらに、本発明の製造装置を用いて作成された電子源を用いることにより、均一性に優れた画像形成装置を提供することができる。

## 【具体例10】

本具体例では、本発明に係る製造装置を用いて、図22、23に示される電子源を製造した。

5 先ず、 $\text{SiO}_2$ 層を形成したガラス基板上に、オフセット印刷法によりP  
tペーストを印刷し、加熱焼成して、厚み50nmの図25に示される素  
子電極2、3を形成した。次いで、スクリーン印刷法によりAgペースト  
を印刷し、加熱焼成することにより、図25に示されるX方向配線7およ  
びY方向配線8を形成し、X方向配線7とY方向配線8の交差部には、ス  
10 クリーン印刷法により絶縁性ペーストを印刷し、加熱焼成して絶縁層9を  
形成した。

次に、素子電極2、3間にバブルジェット方式の噴射装置を用い、バラ  
ジウム錯体溶液を滴下し、350℃で30分間加熱処理をして酸化バラジ  
ウムからなる図25に示される導電性膜4を形成した。導電性膜4の膜厚  
は20nmであった。以上のようにして一対の素子電極2、3及び導電性  
15 膜4からなる導電体の複数がX方向配線7及びY方向配線8にてマトリク  
ス配線された電子源基板10を作成した。

作成した図25に示される電子源基板10を、図7および図8に示す製  
造装置の支持体11上に固定した。次に、シリコーンゴム製のシール部材  
18を介して、ステンレス製容器12を図8に示すように、取り出し配線  
20 30が該真空容器12の外に出るようにして電子源基板10上に設置した。  
電子源基板10上には、開口部33を形成した金属板を拡散板19として  
設置した。拡散板19の開口部33は、中心部（気体の導入口の中央部か  
らの延長線と拡散板との交点）における開口部を直径1mmの円形とし、  
同心円方向に5mm間隔に、また、円周方向には5°間隔で、下式を満た  
25 すように形成した。また、気体の導入口の中心部から、気体の導入口の中  
心部からの延長線と拡散板との交点までの距離Lは20mmとした。

$$S_d = S_0 \times [1 + (d/L)^2]^{-1/2}$$

但し、

d : 気体の導入口の中心部からの延長線と拡散板との交点からの距離

5 L : 気体の導入口の中心部から、気体の導入口の中心部からの延長線と拡散板との交点までの距離

$S_d$  : 気体の導入口の中心部からの延長線と拡散板との交点からの距離 d における開口面積

10  $S_0$  : 気体の導入口の中心部からの延長線と拡散板との交点における開口面積

排気口 16 側のバルブ 25 f を開け、容器 12 内を真空ポンプ 26 (ここではスクロールポンプ) により、 $1 \times 10^{-4}$  Pa 程度に排気した後、駆動ドライバ 32 を用いて X 方向配線 7 および Y 方向配線 8 を通じて、各電子放出素子 6 の素子電極 2、3 間に電圧を印加し、導電性膜 4 をフォーミング処理し、図 23 に示される間隙 G を導電性膜 4 に形成した。

続いて、同装置を用いて活性化処理を行った。活性化処理工程では、図 7 に示す気体供給用のバルブ 25 a ~ d および気体の導入口 15 側のバルブ 25 e を開け、有機物質ガス 21 とキャリアガス 22 との混合気体を容器 12 内に導入した。有機物質ガス 21 には、1% エチレン混合窒素ガスを用い、キャリアガス 22 には窒素ガスを用いた。両者の流量は、それぞれ 40 sccm および 400 sccm とした。排気口 16 側の真空計 27 の圧力を見ながらバルブ 25 f の開度を調整して、容器 12 内の圧力が  $1.3 \times 10^{-4}$  Pa となるようにした。

次に、駆動ドライバ 32 を用いて、X 方向配線 7 および Y 方向配線 8 を通じて、各電子放出素子 6 の素子電極 2、3 間に電圧を印加して活性化処理を行った。電圧は 17 V、パルス幅は 1 msec、周波数は 100 Hz

とし、活性化時間は30分とした。なお活性化は、Y方向配線8全部およびX方向配線7の非選択ラインを共通としてGnd（接地電位）に接続し、X方向配線7の10ラインを選択し、1ラインずつ1msecのパルス電圧を順次印加する方法で行い、上記方法を繰り返すことにより、X方向の全ラインについて活性化処理を行った。

上記活性化処理が終了した電子放出素子には、図22、23に示すように間隙5を隔てて炭素膜29が形成された。

活性化処理終了時の素子電流If（電子放出素子の素子電極間に流れる電流）を各X方向配線毎に測定したところ、素子電流Ifのばらつきは約5%であり、良好な活性化処理を行うことができた。

また上記活性化処理時に、差動排気装置付きのマスマスク測定装置（不図示）を用いて、排気口16側のガス分析を行ったところ、上記混合ガス導入と同時に、窒素およびエチレンのマスNo. 28とエチレンのフラグメントのマスNo. 26が瞬時的に増加して飽和し、両者の値は活性化処理工程中一定であった。

本具体例においては、電子源基板10上に設置した容器12内に有機物質を含む混合気体を圧力 $1.3 \times 10^{-4}$ Paという粘性流領域で導入したために、短時間で容器12内の有機物質濃度を一定にすることができた。そのため、活性化処理工程に要する時間を大幅に短縮することができた。

〔具体例1〕

本具体例では、活性化処理を行う前の工程まで具体例10と同様にして作製した電子源基板10を用い、この電子源基板10を図7の製造装置に設置した。

本具体例では、有機物質を含む混合気体を、配管28の隔壁に設置したヒーターにより120℃に加熱した後、容器12内に導入した。また、支持体11内のヒーター20を用いて電子源基板10を加熱し、基板温度が

120℃となるようにした。上記以外は、具体例1と同様にして活性化処理を行った。

上記活性化処理が終了した電子放出素子には、図22、23に示すように間隙5を隔てて炭素質29が形成された。

- 5 本具体例においても、具体例10と同様の短時間で活性化を行うことができた。活性化終了時の素子電流If（電子放出素子の素子電極間に流れる電流）を各X方向配線毎に測定したところ、素子電流Ifは、具体例1に比べて約1.2倍に増加した。また素子電流Ifのばらつきは約4%であり、均一性に優れた活性化を行うことができた。

#### 10 【具体例12】

本具体例では、具体例10と同様にして導電性膜4を形成する工程まで作成した図25に示す電子源基板10を、図9に示した製造装置の第1の容器13と第2の容器14との間に、それぞれシリコンゴム製のシール部材18を介して設置した。本具体例においては、抵散板19は設置せず

- 15 に活性化処理を行った。

第1の容器13の排気口16側バルブ25fおよび第2の容器14の排気口17側のバルブ25gを開け、第1の容器13内および第2の容器14内を真空ポンプ26a、26b（ここではスクロールポンプ）で $1 \times 10^{-1}$  Pa程度に排気した。次に、具体例1と同様、駆動ドライバ32を用いてX方向配線7およびY方向配線8を通して、各電子放出素子6の縦極2、3間に電圧を印加し、導電性膜4をフォーミング処理し、図23に示される間隙Gを導電性膜4に形成した。

- 続いて、同装置を用いて活性化処理を行った。活性化処理工程では、図9に示す気体供給用のバルブ25a～dおよび気体の導入口15側のバルブ25eを開け、有機物質ガス21とキャリアガス22の混合気体を第1の容器13内に導入した。有機物質ガス21には1%プロピレン混合気

ガスをを用い、キャリアガス22には窒素ガスをを用いた。両者の流量はそれぞれ10 sccmおよび400 sccmとした。なお混合気体は、それぞれ水分除去フィルター23を通した後、第1の容器13内に導入した。排気口16側の真空計27aの圧力を見ながらバルブ25fの開度を調整して、第1の容器13内の圧力が $2.6 \times 10^{-4}$  Paとなるようにした。

同時に、第2の容器14の排気口17側のバルブ25gの開度を調整して、第2の容器14内の圧力を $2.6 \times 10^{-4}$  Paとした。

次に、具体例10と同様に、駆動ドライバ32を用いてX方向配線7およびY方向配線8を通じて、各電子放出素子6の素子電極2、3間に電圧を印加して活性化処理を行った。

上記活性化処理が終了した電子放出素子には、図22、23に示すように間隙5を隔てて炭素膜29が形成された。

活性化処理終了時の素子電流If（電子放出素子の素子電極間に流れる電流）を各X方向配線毎に測定したところ、素子電流Ifのばらつきは約8%であった。

また上記活性化処理時に、差動排気装置付きのマスマスベクトラム測定装置（不図示）を用いて、排気口16側のガス分析を行ったところ、上記混合ガス導入と同時に、窒素のマスNo. 28とプロピレンのマスNo. 42が瞬間的に増加して飽和し、両者の値は活性化処理工程中一定であった。

本具体例においては、電子放出素子を備えた電子源基板10上に設置した第1の容器13内に有機物質を含む混合気体を圧力 $2.6 \times 10^{-4}$  Paという粘性流状態で導入したために、短時間で容器内の有機物質濃度を一定にすることができた。そのため、活性化に要する時間を大幅に短縮することができた。

#### 【具体例13】

具体例12と同様にして活性化処理の前まで行った電子源基板10を用



い、この電子源基板10を図9の製造装置に設置した。本具体例では、容器13内に、図10A、10Bのような拡散板19を設置した以外は、具体例12と同様にして活性化処理を行った。

本具体例においても、活性化処理が終了した電子放出素子には、図22、23に示すように間隙5を隔てて炭素膜29が形成された。

尚、拡散板19の開口部33は、中心部（気体の導入口の中央部からの延長線と拡散板との交点）における開口部を直径1mmの円形とし、同心円方向に5mm間隔に、また、円周方向には5°間隔で、下式を満たすように形成した。また、気体の導入口の中心部から、気体の導入口の中心部からの延長線と拡散板との交点までの距離Lは20mmとした。

$$S_a = S_0 \times (1 + (d/L)^2)^{1/2}$$

但し、

d : 気体の導入口の中心部からの延長線と拡散板との交点からの距離

L : 気体の導入口の中心部から、気体の導入口の中心部からの延長線と拡散板との交点までの距離

$S_a$  : 気体の導入口の中心部からの延長線と拡散板との交点からの距離dにおける開口面積

$S_0$  : 気体の導入口の中心部からの延長線と拡散板との交点における開口面積

本具体例においても、具体例12と同様の短時間で活性化を行うことができた。また、活性化終了時の素子電流If（電子放出素子の素子電極間に流れる電流）を各X方向配線毎に測定したところ、素子電流Ifのばらつきは約5%であり、より均一に優れた活性化処理を行うことができた。

【具体例14】

本具体例14では、本発明により作成される電子源を応用して図に示さ

れる画像形成装置を作製した。

具体例 11と同様にして、フォーミング処理、活性化処理を行った電子  
源基板 10を図 21に示されるようにリアプレート 61上に固定した後、  
基板の5mm上方にフェースプレート 66を支持棒 62および排気管（不  
5 図示）を介して配置し、フリットガラスを用いてアルゴン雰囲気中で42  
0℃にて封着を行った。次に、容器内を排気した後、排気管を封止して図  
21に示すような画像形成装置の表示パネルを作製した。

最後に封止後の圧力を維持するために、高周波加熱法でゲッター処理を  
行った。

10 以上のようにして完成した表示パネルに必要な駆動手段を接続して画像  
形成装置を構成し、各電子放出素子には、容器外端子Dx1~Dxm、Dy1  
~Dymを通じ、走査信号及び変調信号を不図示の信号発生手段よりそれぞ  
れ印加することにより電子放出させ、高圧端子 67を通じ、メタルバック  
65あるいは透明電極（不図示）に5kVの高圧を印加し、電子ビームを  
15 加速し、蛍光膜 64に衝突させ、励起・発光させることで画像を表示した。

本具体例の画像形成装置においては、巨視において解像ばらつきや歪み  
がなく、テレビジョンとして十分満足できる良好な画像を表示すること  
ができた。

以上述べた具体例 10~14の製造装置によれば、活性化工程における  
有機物質の導入時間を短縮することができ、製造時間を短縮することがで  
20 きる。また、高真空排気装置が不要となり、製造コストを低減することが  
できる。

また、かかる製造装置によれば、電子源基板上の電子放出素子部のみを  
覆う容器があればよいので、装置の小型化が可能である。また、電子源基  
25 板の取り出し配線部が容器外にあるため、電子源基板と駆動ドライバとの  
電気的接続を容易に行うことができる。

また、かかる製造装置を用いることにより、均一性に優れた電子源および画像形成装置を提供することができる。

【具体例15】

図24に示した複数の表面伝導型電子放出素子がマトリクス配線された電子源を備える画像形成装置を作製した。作製した電子源基板はX方向に640画素、Y方向に480画素を単純マトリクス配置したもので各画素に対応した位置に蛍光体を配置してカラー表示可能な画像形成装置とした。また、本具体例における表面伝導型電子放出素子は上記具体例と同様にPdO微粒子からなる導電性膜にフォーミング処理及び活性化処理を施すことにより作製した。

上記具体例にて既に述べたような同様の方法にてマトリクス構成の電子源基板を図11及び図12に示す排気装置135に接続し、 $1 \times 10^{-4}$  Paの圧力まで排気した後各ラインに電圧を印加しフォーミング処理を行って、図23に示す間隙Gを導電性膜4に形成した。フォーミング処理完了後、ガス導入ライン138からアセトンを導入し、フォーミング処理同様各ラインに電圧を印加して活性化処理を行い図22、23に示すように間隙5を隔てて炭素膜4を形成して電子源基板を作製した。その後、X方向電極、及びY方向電極に適宜電圧を印加して640×480素子の各々1素子に流れる電流値を測定したところ5個の素子が電流の流れない状態であることが判明した。そこで、その不良個所に再度PdO導電性膜を形成し、上記と同様のフォーミング処理、活性化処理の工程を行ったところ不良個所が再生され、640×480の電子放出素子が無欠陥に電子源基板上に形成することができた。こうして得られた電子源基板71を外器88となるガラス枠及び蛍光体を配置したフェースプレートと位置合わせを行った上で低融点ガラスによって封着を行い、パネル化、真空排気、ベーク、封止工程を経て画像形成装置パネルを完成した。

## 【具体例 16】

本具体例における画像形成装置の製造装置の概略図を図 13 に示す。同図において 110 は素子形成基板、74 は電子放出素子、153 は真空チャンパー、132 は排気管、155 はオリング、166 はベーキングヒータである。具体例 15 同様、複数の表面伝導型電子放出素子がマトリクス配線された電子源形成基板を表面、裏面から  $1 \times 10^{-7}$  Pa の圧力まで真空排気した後フォーミング処理、活性化処理を行った。活性化処理は  $1 \times 10^{-4}$  Pa のベンゾニトリル雰囲気下で順次通電することで行った。活性化処理終了後、そのまま真空チャンパー 153 に配置した加熱用のベーキングヒータ 166 によってチャンパー及び素子形成基板を 250℃ でベーキングした。その後、フェースプレート、支持枠との位置合わせ、封着により画像形成装置パネルを完成した。

以上説明した具体例 15 及び 16 の製造方法及び製造装置によれば以下の効果が奏される。

15 (1) 電子源基板を包含する製具外囲器を組み立てる前に電子源基板の欠陥を検出することが可能であり、欠陥部分を補修することで常に無欠陥な電子源基板を包囲する外囲器を製造することができる。

(2) 電子源基板の表面、裏面両側から真空排気を行うことで電子源基板として薄いガラス基板を用いることが可能となる。

## 20 【具体例 17】

本具体例においても、図 22 及び図 23 に示される表面伝導型電子放出素子の複数が、図 24 に示されるようにマトリクス配線された電子源を備える画像形成装置を作製した。

以下に本具体例について説明する。

25 まず、ガラス基板裏面に、ITO 膜をスパッタ法により 100 nm 形成した。前記 ITO 膜は、電子源の製造時に静電チャックの電極として用い

るもので、その抵抗率が $10^8 \Omega \cdot \text{cm}$ 以下であれば、その材質には制限されず、半導体、金属等が使用できる。前記ガラス基板表面に、前述した製造方法により、図24に示されるような複数の行方向配線7、複数の列方向配線8、及び、これら配線によりマトリクス配線された、素子電極2、3及びPdOからなる導電性膜4を形成し、素子形成基板10を作製した。

次に、図14に示す製造装置を用いて以後の工程を行った。

図14において、202は真空チャンバー、203はOーリング、204は活性化ガスであるベンゾニトリル、205は真空計である電離真空計、206は真空排気系、207は基板ホルダー、208は基板ホルダー207に設置された静電チャック、209は静電チャック208に埋め込まれた電極、210は電極209に直流高電圧を印加するための高圧電源、211は静電チャック208の表面に刻まれた溝、212は電気ヒーター、213は冷却ユニット、214は真空排気系、215は素子形成基板10上の配線の一部に電氣的に接触可能なブロープユニット、216はブロープユニット215に接続したパルス発生器、V1~V3はバルブである。

前記素子形成基板10を基板ホルダー207に設け、バルブV2を開け、溝211内を $100 \text{ Pa}$ 以下に真空排気し、静電チャック208に真空吸着した。この時、前記素子形成基板10の表面ITO膜は、接触ピン（不図示）により、高圧電源210の負極側と同電位に接地した。更に、電極209に $2 \text{ kV}$ の直流電圧を高圧電源210（負極側を接地）より供給し、素子形成基板10を静電チャック208に静電吸着させた。次に、V2を閉じ、V3を開け、Heガスを、溝211に導入し、 $500 \text{ Pa}$ に維持した。Heガスは、素子形成基板201と静電チャック208の間の熱伝導を向上させる作用がある。尚、Heガスが最も好適であるが、 $\text{N}_2$ 、Ar等のガスも使うことができ、所望の熱伝導が得られればそのガス種には制限されない。次に、真空チャンバ202をOーリング203を介して素子形

成基板10上に、上記配線端部が真空チャンバ202の外に出るようにして載せ、真空チャンバ202内に真空気密な空間を作り、同空間を真空排気系206により圧力が $1 \times 10^{-6}$  Pa以下になるまで、真空排気した。水溫15℃の冷却水を冷却ユニット213に流し、更に、温度制御機能を有する電源（不図示）より、電気ヒーター212に電力を供給し、素子形成基板10を50℃の一定温度に維持した。

次に、プローブユニット215を、上記真空チャンバ202の外に露出した、素子形成基板10上の配線端部に電気的に接触させ、プローブユニット215に接続したパルス発生器216より、底辺1 msec、周期10 msec、振幅10 Vの三角パルスを120 sec間印加し、フォーミング処理工程を実施した。フォーミング処理時に流れる電流によって発生する熱は、効率よく静電チャック208に吸収され、素子形成基板10は一定温度50℃に保たれ、良好なフォーミング処理を実施でき、また、熱応力による破損も防ぐことができた。

以上のフォーミング処理により、図23に示す開路Gが導電性膜4に形成された。

次に、電気ヒーター212に流れる電流を調整し、素子形成基板10を60℃の一定温度に維持した。V1を開け真空チャンバ202内に電離真空計205で圧力を測定しながら、圧力が $2 \times 10^{-4}$  Paのベンゾニトリルを導入した。パルス発生器216より、プローブユニット215を通して、底辺1 msec、周期10 msec、振幅15 Vの三角パルスを60分間印加して活性化処理を行った。フォーミング処理工程と同様に、活性化処理時に流れる電流によって発生する熱は、効率よく静電チャック208に吸収され、素子形成基板10は一定温度60℃に保たれ、良好に活性化を実施することができ、また、熱応力による破損も防ぐことができた。

以上の活性化処理により、図22、23に示すように、間隙5を隔てて炭素膜29が形成された。

以上の工程を終了した素子形成基板10は、ガラス枠及び蛍光体を配置したフェースプレートと位置合わせを行い、低融点ガラスを用いて封着し、  
5 真空外囲器を作製した。更に、前記外囲器内に真空排気、ベーキング、封止工程等の工程を施し、図21に示す画像形成パネルを作製した。

本具体例を実施することによって、フォーミング処理、活性化処理工程時に静電チャック208及びHeガスをを用いたため、特性の揃った良好な表面伝導型電子放出素子を形成でき、均一性が向上した画像性能を有する  
10 画像形成パネルを作製でき、また、熱応力による破損を防ぎ、歩留まりを向上することができた。

本発明によれば、小型化と操作性の簡易化が可能な電子源の製造装置を提供することができる。

また、本発明によれば、製造スピードが向上し量産性に適した電子源の  
15 製造方法を提供することができる。

更に、本発明によれば、電子放出特性の優れた電子源を製造し得る電子源の製造装置及び製造方法を提供することができる。

更に、本発明によれば、画像品位の優れた画像形成装置を提供することができる。

## (57) 청구의 범위

WO 00/14761

PCT/JP99/04835

45

## 請求の範囲

1. 導電体が形成された基板を支持する支持体と、気体の導入口及び気体の排気口を有し、前記基板面の一部の領域を覆う容器と、前記気体の導入口に接続された、前記容器内に気体を導入する手段と、前記気体の排気口に接続された、前記容器内を排気する手段と、前記導電体に電圧を印加する手段と、を備えることを特徴とする電子源の製造装置。
2. 前記支持体は、当該支持体上に前記基板を固定する手段を備えている請求項1に記載の電子源の製造装置。
3. 前記支持体は、前記基板と当該支持体とを真空吸着させる手段を備えている請求項1に記載の電子源の製造装置。
4. 前記支持体は、前記基板と当該支持体とを静電吸着させる手段を備えている請求項1に記載の電子源の製造装置。
5. 前記支持体は、熱伝導部材を備えている請求項1～4のいずれかに記載の電子源の製造装置。
6. 前記支持体は、前記基板の温度調節機構を備えている請求項1～5のいずれかに記載の電子源の製造装置。
7. 前記支持体は、発熱手段を備えている請求項1～5のいずれかに記載の電子源の製造装置。
8. 前記支持体は、冷却手段を備えている請求項1～5のいずれかに記載の電子源の製造装置。
9. 前記容器は、当該容器内に、導入された気体を拡散させる手段を備えている請求項1～8のいずれかに記載の電子源の製造装置。
10. 更に、前記導入される気体を加熱する手段を備えている請求項1～9のいずれかに記載の電子源の製造装置。
11. 更に、前記導入される気体中の水分を除去する手段を備えている請



請求項 1～10 のいずれかに記載の電子源の製造装置。

12. 導電体と該導電体に接続された配線とが形成された基板を支持体上に配置する工程と、前記配線の一部分を除去、前記基板上の導電体を容器で覆う工程と、前記容器内を所望の雰囲気とする工程と、前記一部の配線を通じて前記導電体に電圧を印加する工程とを有することを特徴とする電子源の製造方法。
13. 前記容器内を所望の雰囲気とする工程は、当該容器内を排気する工程を含む請求項 12 に記載の電子源の製造方法。
14. 前記容器内を所望の雰囲気とする工程は、当該容器内に気体を導入する工程を含む請求項 12 または 13 に記載の電子源の製造方法。
15. 更に、前記基板を前記支持体上に固定する工程を有する請求項 12～14 のいずれかに記載の電子源の製造方法。
16. 前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを真空吸着させる工程を含む請求項 15 に記載の電子源の製造方法。
17. 前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを静電吸着させる工程を含む請求項 15 に記載の電子源の製造方法。
18. 前記基板を前記支持体上に配置する工程は、当該基板と当該支持体との間に熱伝導材を配置して行われる請求項 12～17 のいずれかに記載の電子源の製造方法。
19. 前記導電体に電圧を印加する工程は、前記基板の温度調整を行う工程を含む請求項 12～18 のいずれかに記載の電子源の製造方法。
20. 前記導電体に電圧を印加する工程は、前記基板を加熱する工程を含む請求項 12～18 のいずれかに記載の電子源の製造方法。
21. 前記導電体に電圧を印加する工程は、前記基板を冷却する工程を含む請求項 12～18 のいずれかに記載の電子源の製造方法。
22. 一対の電極と該一対の電極間に配置された導電性膜とを備える電子

- の複数と、該複数の素子を接続する配線とが形成された基板を支持体上に配置する工程と、前記配線の一部分を除き、前記基板上の複数の素子を容器で覆う工程と、前記容器内を所望の雰囲気とする工程と、前記一部分の配線を通じて前記複数の素子に電圧を印加する工程とを有することを特徴とする電子源の製造方法。
- 5 23. 一对の電極と該一对の電極間に配置された導電性膜とを備える素子の複数と、該複数の素子をマトリクス配線した、複数のX方向配線と複数のY方向配線とが形成された基板を支持体上に配置する工程と、前記複数のX方向配線及び前記複数のY方向配線の一部分を除き、前記基板上の複数の素子を容器で覆う工程と、前記容器内を所望の雰囲気とする工程と、前記一部分のX方向配線及びY方向配線を通じて前記複数の素子に電圧を印加する工程とを有することを特徴とする電子源の製造方法。
- 10 24. 前記容器内を所望の雰囲気とする工程は、当該容器内を排気する工程を含む請求項22または23に記載の電子源の製造方法。
- 15 25. 前記容器内を所望の雰囲気とする工程は、当該容器内に気体を導入する工程を含む請求項22～24のいずれかに記載の電子源の製造方法。
26. 更に、前記基板を前記支持体上に固定する工程を有する請求項22～25のいずれかに記載の電子源の製造方法。
27. 前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを真空吸着させる工程を含む請求項26に記載の電子源の製造方法。
- 20 28. 前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを静電吸着させる工程を含む請求項26に記載の電子源の製造方法。
29. 前記基板を前記支持体上に配置する工程は、当該基板と当該支持体との間に熱伝導部材を配置して行われる請求項22～28のいずれかに記載の電子源の製造方法。
- 25 30. 前記素子に電圧を印加する工程は、前記基板の温度調節を行う工程

を含む請求項22～29のいずれかに記載の電子源の製造方法。

31. 前記素子に電圧を印加する工程は、前記基板を加熱する工程を含む請求項22～29のいずれかに記載の電子源の製造方法。

32. 前記素子に電圧を印加する工程は、前記基板を冷却する工程を含む請求項22～29のいずれかに記載の電子源の製造方法。

33. 一对の電極と該一对の電極間に配置された導電性膜とを備える素子の複数と、該複数の素子を接続する配線とが形成された基板を支持体上に配置する工程と、前記配線の一部分を除き、前記基板上的複数の素子を容器で覆う工程と、前記容器内を第1の雰囲気とする工程と、前記一部分の配線を通じて前記複数の素子に、前記第1の雰囲気下にて電圧を印加する工程と、前記容器内を第2の雰囲気とする工程と、前記一部分の配線を通じて前記複数の素子に、前記第2の雰囲気下にて電圧を印加する工程とを有することを特徴とする電子源の製造方法。

34. 一对の電極と該一对の電極間に配置された導電性膜とを備える素子の複数と、該複数の素子をマトリクス配線した、複数のX方向配線と複数のY方向配線とが形成された基板を支持体上に配置する工程と、前記複数のX方向配線及び前記複数のY方向配線の一部分を除き、前記基板上的複数の素子を容器で覆う工程と、前記容器内を第1の雰囲気とする工程と、前記一部分のX方向配線及びY方向配線を通じて前記複数の素子に、前記第1の雰囲気下にて電圧を印加する工程と、前記容器内を第2の雰囲気とする工程と、前記一部分のX方向配線及びY方向配線を通じて前記複数の素子に、前記第2の雰囲気下にて電圧を印加する工程とを有することを特徴とする電子源の製造方法。

35. 前記容器内を第1の雰囲気とする工程は、当該容器内を排気する工程を含む請求項33または34に記載の電子源の製造方法。

36. 前記容器内を第2の雰囲気とする工程は、当該容器内に炭素化合物

を含む気体を導入する工程を含む請求項 33～35 のいずれかに記載の電子源の製造方法。

37. 更に、前記基板を前記支持体上に固定する工程を有する請求項 33～36 のいずれかに記載の電子源の製造方法。

5 38. 前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを真空吸着させる工程を含む請求項 37 に記載の電子源の製造方法。

39. 前記基板を前記支持体上に固定する工程は、当該基板と当該支持体とを静電吸着させる工程を含む請求項 37 に記載の電子源の製造方法。

40. 前記基板を前記支持体上に配置する工程は、当該基板と当該支持体との間に熱伝導部材を配置して行われる請求項 33～39 のいずれかに記載の電子源の製造方法。

41. 前記素子に電圧を印加する工程は、前記基板の温度調節を行う工程を含む請求項 33～40 のいずれかに記載の電子源の製造方法。

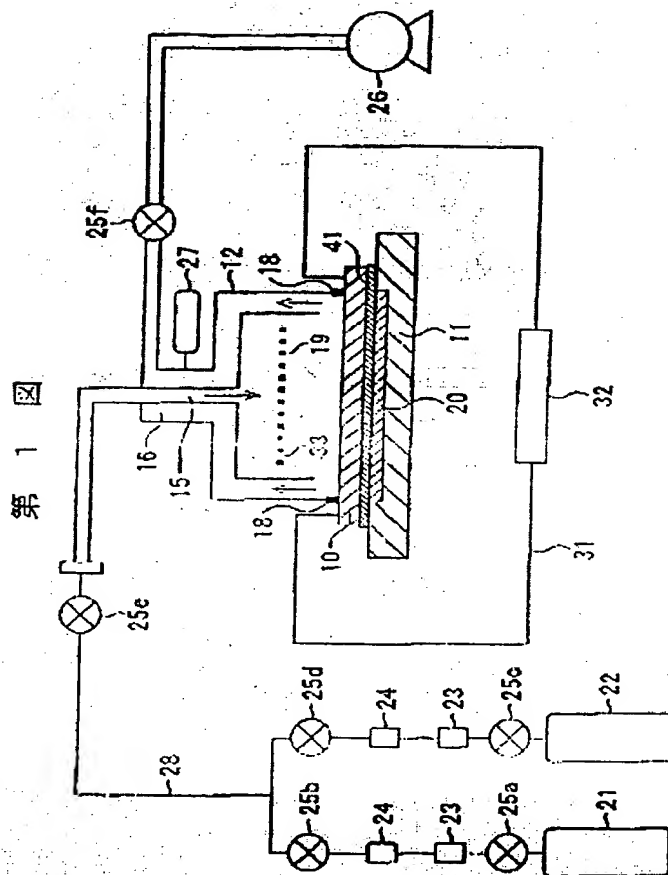
42. 前記素子に電圧を印加する工程は、前記基板を加熱する工程を含む請求項 33～40 のいずれかに記載の電子源の製造方法。

43. 前記素子に電圧を印加する工程は、前記基板を冷却する工程を含む請求項 33～40 のいずれかに記載の電子源の製造方法。

WO 00/14761

1/25

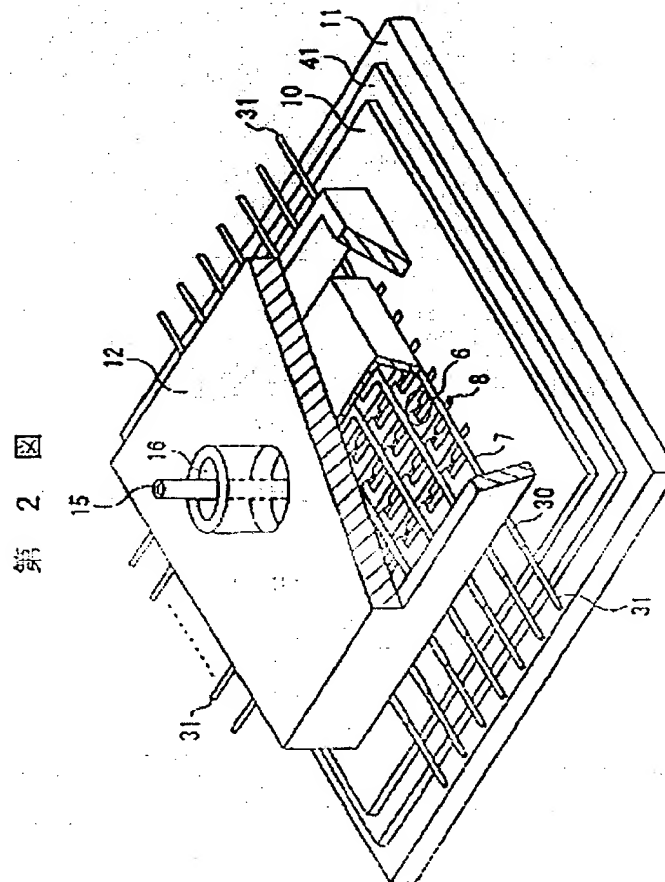
PCT/JP99/04835



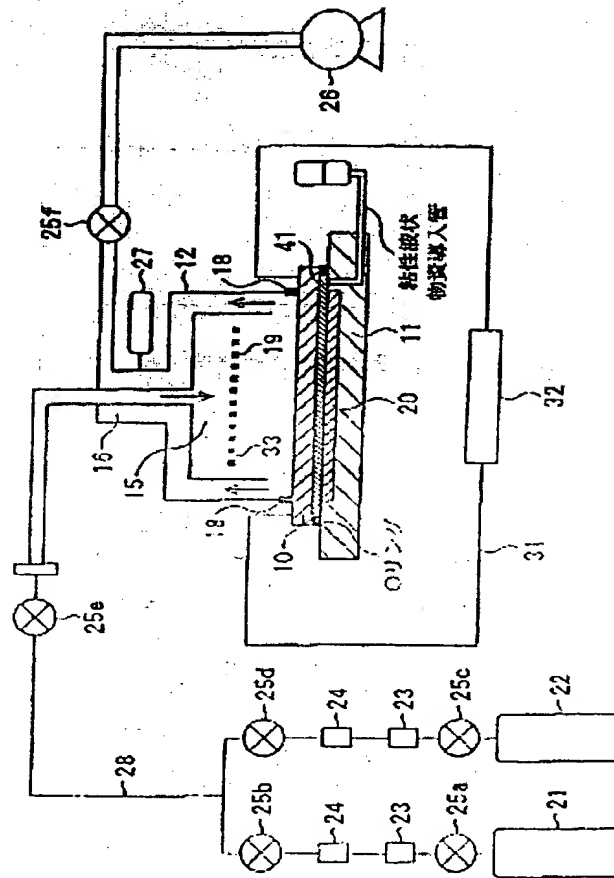
WO 00/14761

PCT/JP99/04835

2/25



第 3 図

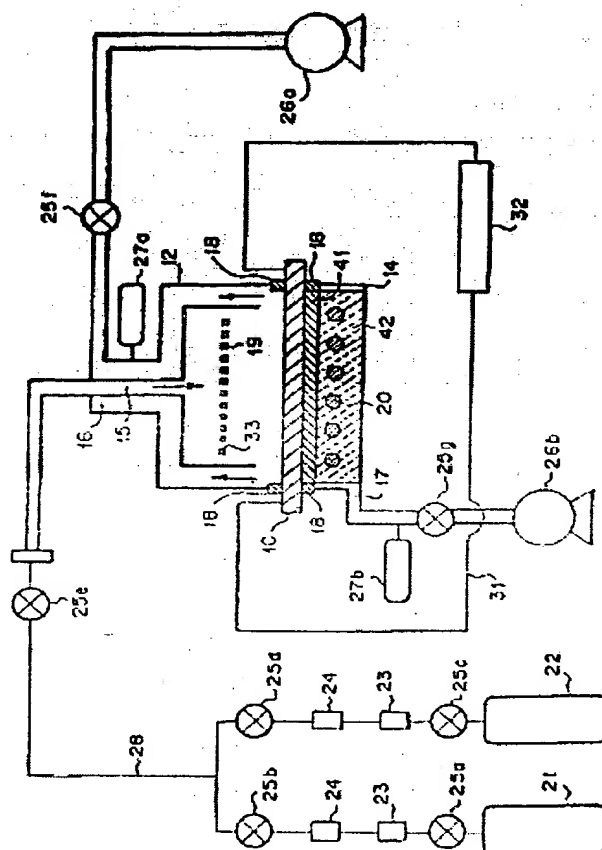


WO 00/14761

4/25

PCT/JP99/04835

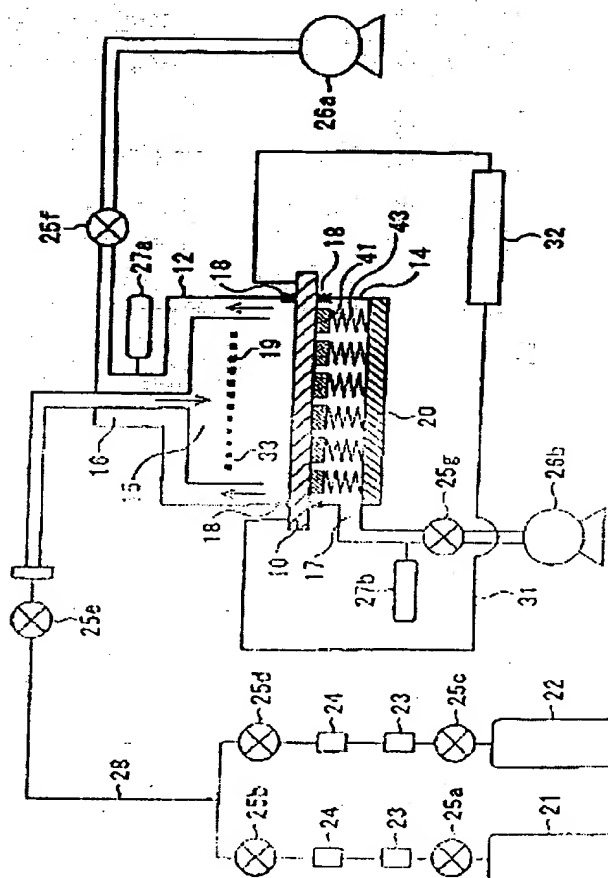
第 4 図



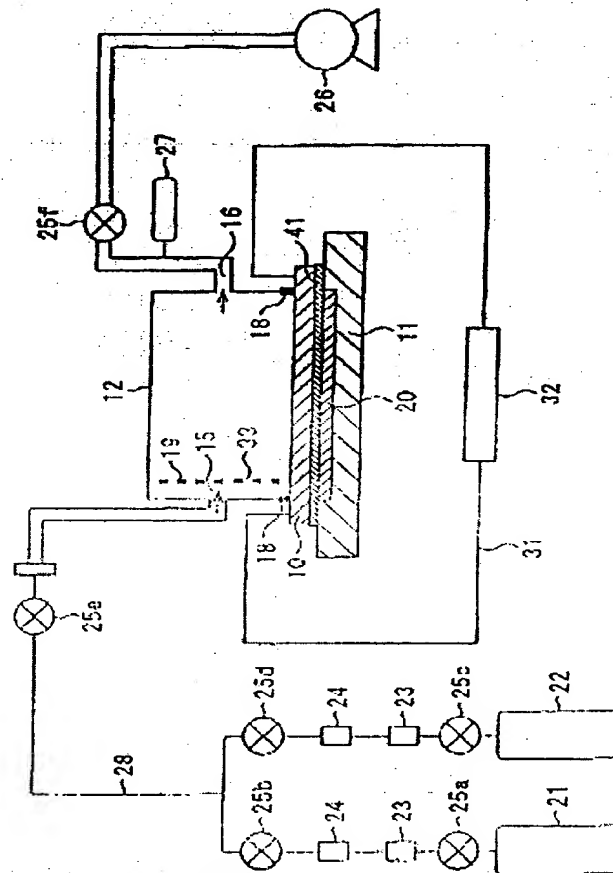


5/25

第 5 図



第 6 図

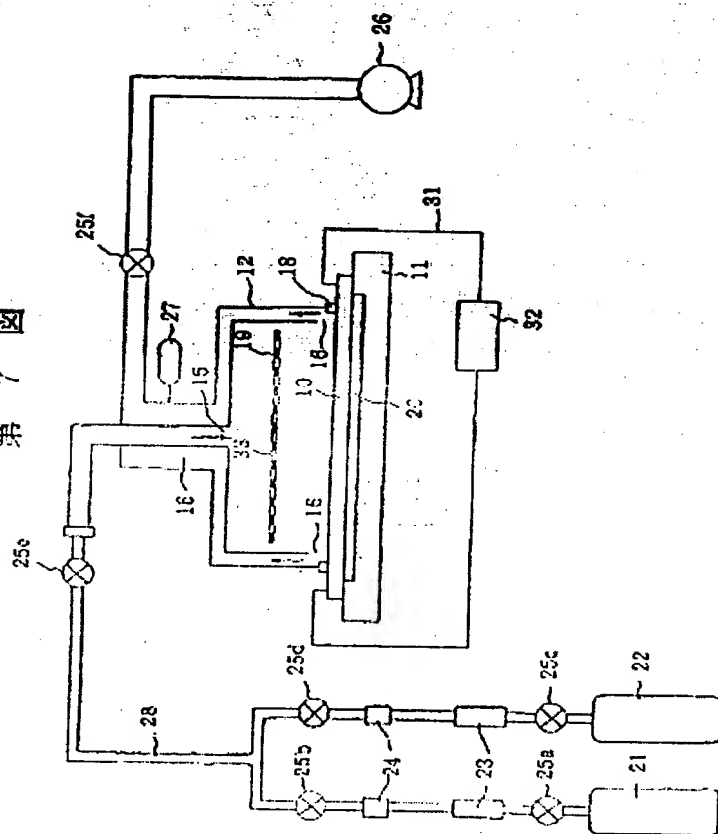


WO 00/14761

PCT/JP99/04835

7/25

第 7 图

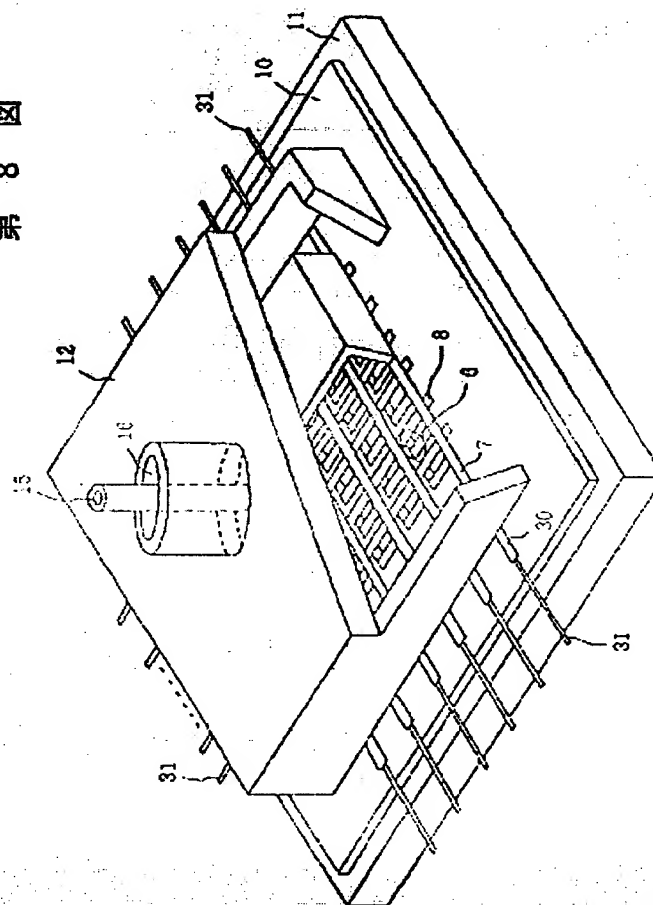


WO 00/14761

PCT/JF99/04835

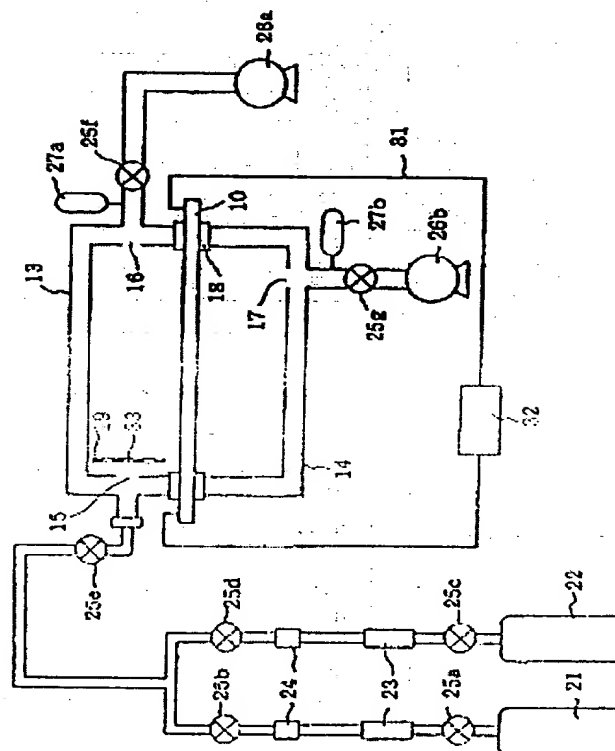
8/25

第 8 图



9/25

第 9 図

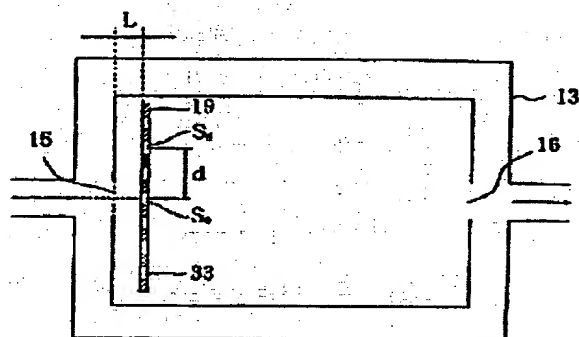


WO 00/14761

PCT/JP99/04835

10/25

第 10A 図



第 10B 図

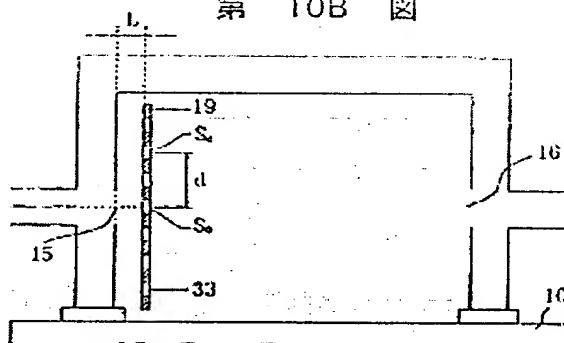
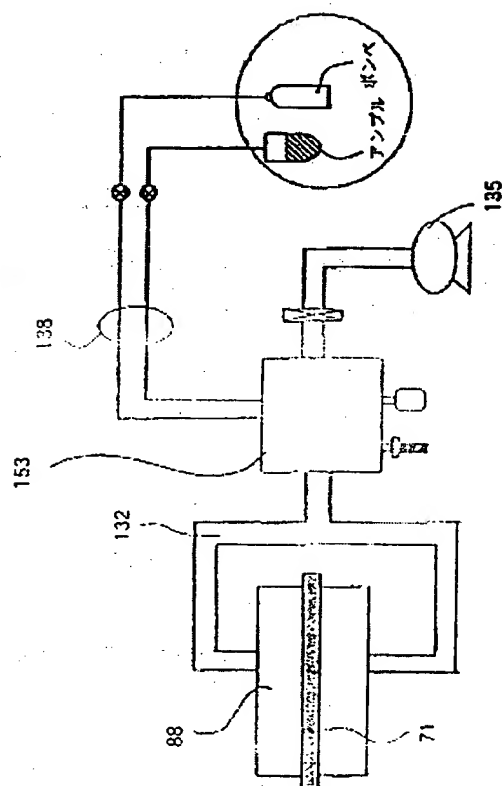


図 11

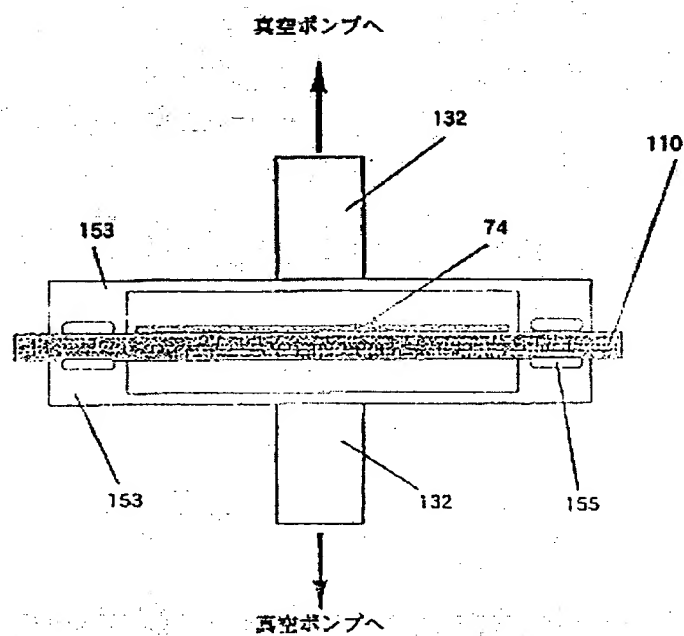


WO 00/14761

PCT/JP99/04835

12/25

## 第 12 図



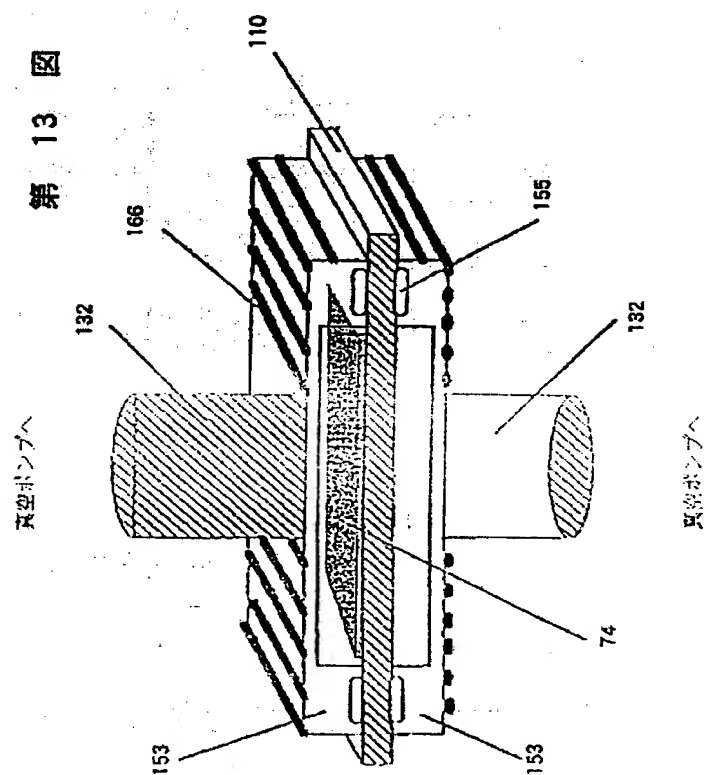


WO 08/14761

PCT/JF99/04833

13/25

第 13 図

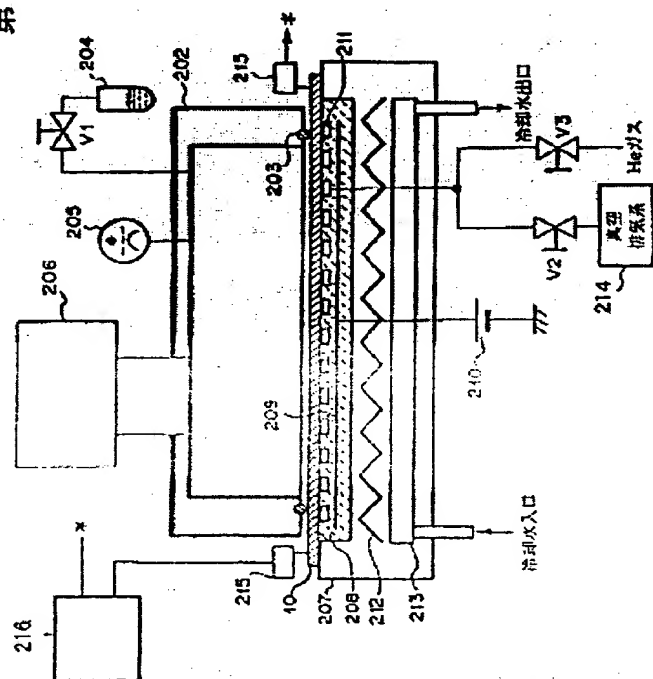


WO 00/14761

PCT/JP99/04835

14/25

第 14 図

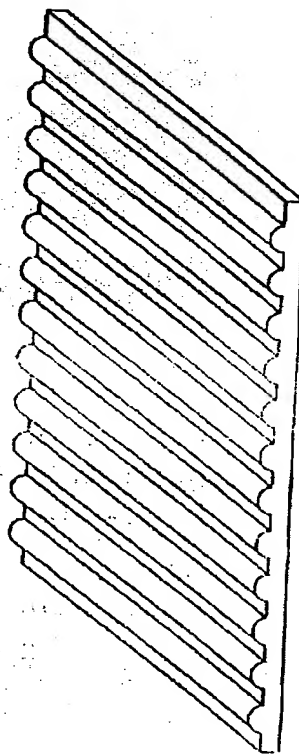


WO 0014761

PCT/JP99/04835

15/25

第 15 図

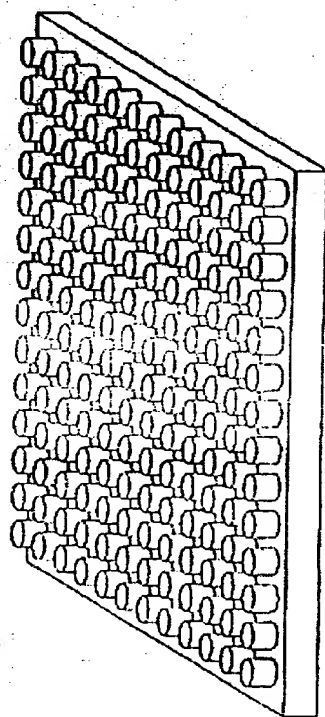


WO 90/14761

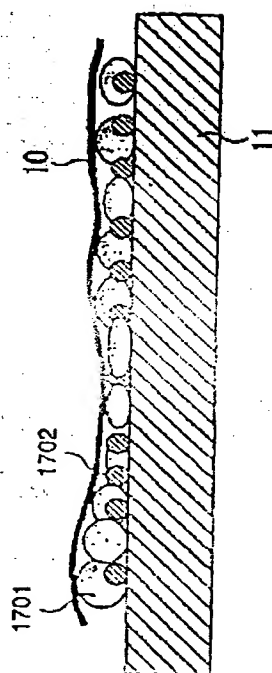
PCT/JP90/04835

16/25

第 16 図

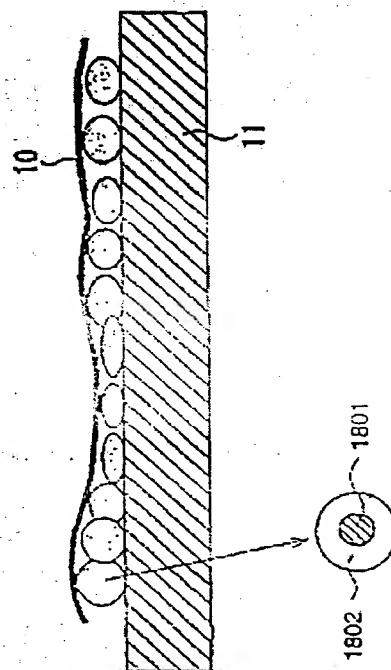


第 17 図



差替え用紙 (規則26)

第 18 図



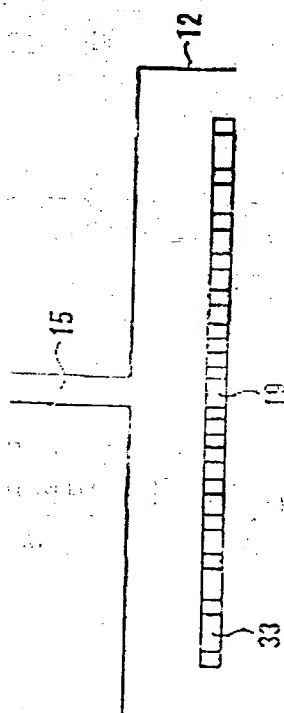
差替え用紙 (規則26)

WO 00/14761

PCT/JF99/04835

19/25

第 19 図

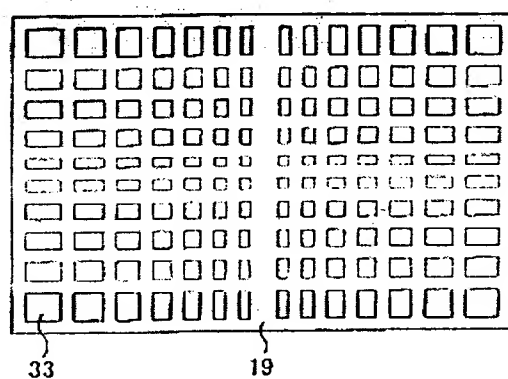


WO 00/14761

PCT/JP99/4435

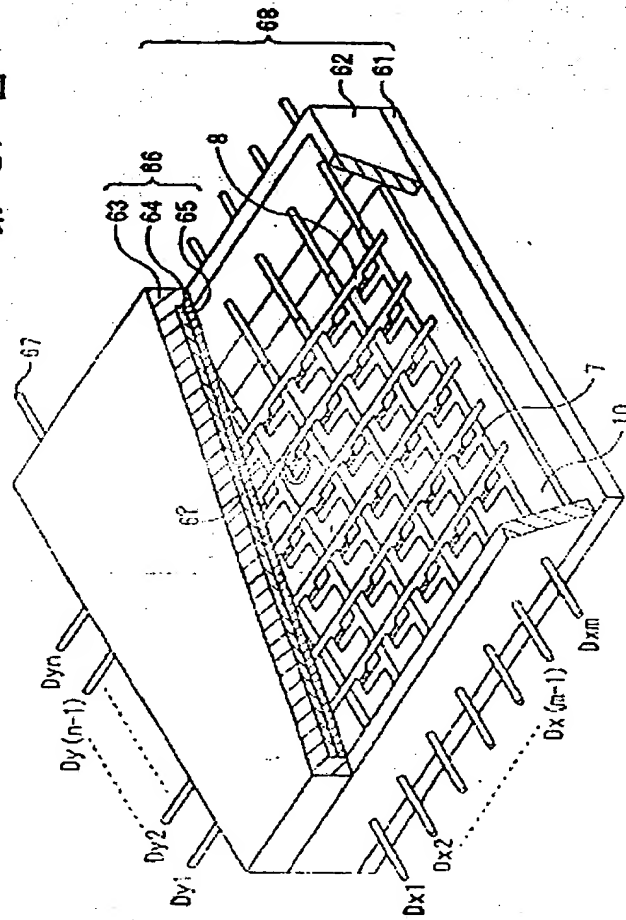
20/25

## 第 20 図

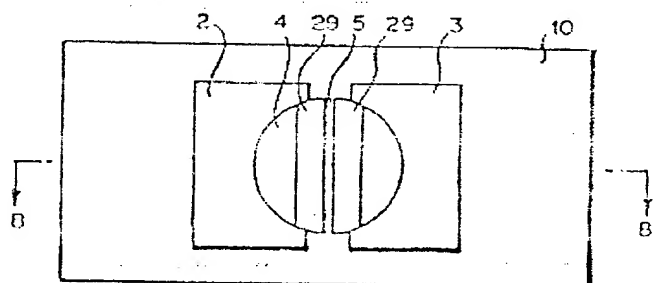




第 21 図



第 22 図

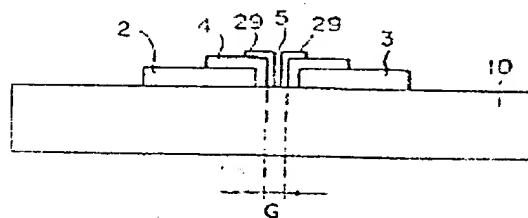


WO 00/14761

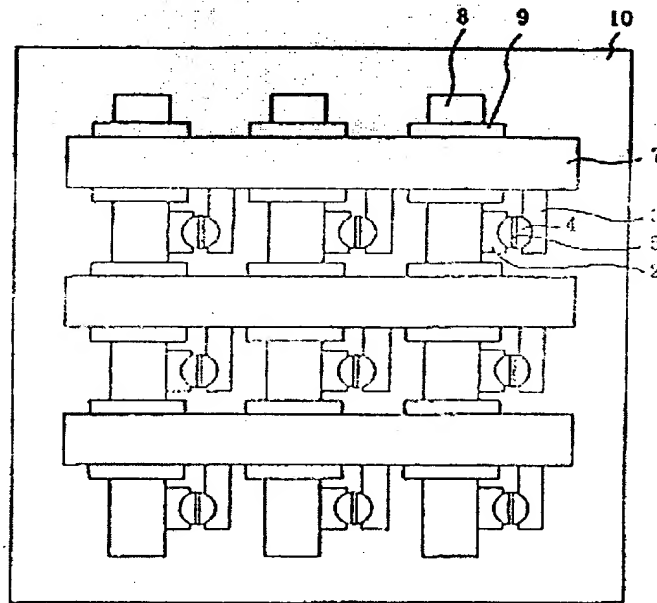
PCT/JP99/04835

23/25

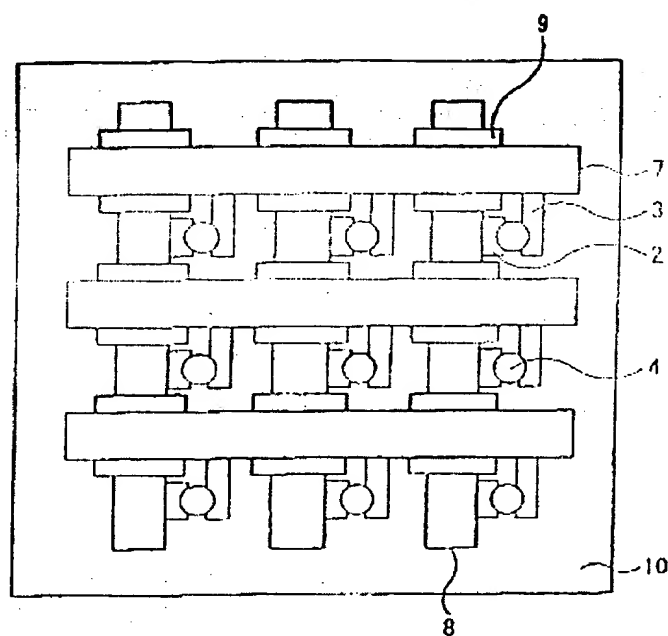
## 第 23 図



第 24 图



第 25 図



## INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP99/04835

| <b>A. CLASSIFICATION OF SUBJECT MATTER</b><br>Int. Cl. <sup>8</sup> H01J9/02   |  |  |
|--|--|--|
| According to International Patent Classification (IPC) or to both national classification and IPC  |  |  |
| <b>B. FIELDS SEARCHED</b><br>Minimum documentation searched (classification system followed by classification symbols)<br>Int. Cl. <sup>8</sup> H01J9/02   |  |  |
| Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched<br>Jitsuyo Shinan Koho 1926-1996 Toroku Jitsuyo Shinan Koho 1994-1999<br>Kokai Jitsuyo Shinan Koho 1971-1999 Jitsuyo Shinan Toroku Koho 1996-1999  |  |  |
| Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)   |  |  |
| <b>C. DOCUMENTS CONSIDERED TO BE RELEVANT</b>  |  |  |
| Category*  | Citation of document, with indication, where appropriate, of the relevant passages                               | Relevant to claim No.  |
| Y  | JP, 9-330653, A (CANON INC.),<br>22 December, 1997 (22.12.97),<br>Null text; Figs. 1-5 (Family: none)            | 1-9, 14, 25,<br>33-43  |
| X  | JP, 9-293469, A (CANON INC.),<br>11 November, 1997 (11.11.97),<br>Par. No. [0063]; Fig. 5 (Family: none)         | 13, 13, 22-24,<br>1-9, 14-21,<br>25-30-43  |
| Y  | JP, 9-45416, A (CANON INC.),<br>16 February, 1998 (16.02.98),<br>Par. Nos. [0172]-[0173]; Fig. 18 (Family: none) | 5-8, 16-21,<br>23-32, 40-42  |
| Y  | JP, 5-114644, A (NIKON CORPORATION),<br>07 May, 1993 (07.05.93),<br>Par. No. [0016] (Family: none)               | 2-4, 15-17,<br>26-28, 37-39  |
| <input type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See patent family annex.  |  |  |
| * Special categories of cited documents:<br>"A" document defining the general state of the art which is not considered to be of particular relevance<br>"E" earlier document but published on or after the international filing date<br>"L" documents which may throw doubt on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)<br>"VI" documents referring to an oral disclosure, use, exhibition or other means<br>"Y" documents published prior to the international filing date but later than the priority date claimed<br>"T" later document published after the international filing date or priority date and not in conflict with the application but cited to substantiate the principle or theory underlying the invention<br>"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone<br>"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art<br>"A" document member of the same patent family |  |  |
| Date of the actual completion of the international search<br>02 December, 1999 (02.12.99)  |  | Date of mailing of the international search report<br>14 December, 1999 (14.12.99) |
| Name and mailing address of the ISA:<br>Japanese Patent Office   |  | Authorized officer   |
| Facsimile No.  |  | Telephone No.  |

Form PCT/ISA/210 (second sheet) (July 1992)

|  |   |   |  |
|--|---|---|--|
| 国際調査報告   |   | 国際出願番号 PCT/J P 99/04835                               |  |
| A. 発明の属する分野の分類 (国際特許分類 (IPC))  |   |   |  |
| Int. Cl. 9 H01J9/02  |   |   |  |
| B. 調査を行った分野  |   |   |  |
| 調査を行った最小限資料 (国際特許分類 (IPC))   |   |   |  |
| Int. Cl. 9 H01J9/02  |   |   |  |
| 最小限資料以外の資料で調査を行った分野に含まれるもの   |   |   |  |
| 日本国実用新案公報 1926-1996年   |   |   |  |
| 日本国実用新案公報 1971-1999年   |   |   |  |
| 日本国特許実用新案公報 1994-1999年   |   |   |  |
| 日本国実用新案登録公報 1986-1999年   |   |   |  |
| 国際調査で利用した電子データベース (データベースの名称、調査に使用した用語)  |   |   |  |
| C. 照会すると認められる文献  |   |   |  |
| 引用文献の<br>カテゴリ  | 引用文献名 及び一紙の要約が開示するときは、その開示する箇所の表示   | 請求の範囲の番号  |  |
| Y  | J P. 9-330653, A (キャノン株式会社)<br>22. 12月. 1997 (22. 12. 97)<br>全文. 【図1】 - 【図5】<br>(ファミリーなし) | 1-9, 14, 25, 33-43                                    |  |
| X<br>Y   | J P. 9-293469, A (キャノン株式会社)<br>11. 11月. 1997 (11. 11. 97)<br>【0063】. 【図5】<br>(ファミリーなし)    | 12, 13, 22-24<br>1-9, 14-21, 25-39-43                 |  |
| <input checked="" type="checkbox"/> 図の傍にも文献が列挙されている。 <input type="checkbox"/> パラントファミリーに関する文献を参照。  |   |   |  |
| * 引用文献のカテゴリ<br>「A」 特に関連のある文献ではなく、一般技術水準を示すもの<br>「B」 国際出願日前の出版または特許であるが、国際出願日以降に公表されたもの<br>「C」 優先権主張に拠る発明を要する文献又は他の文献の発行日若しくは他の特別な理由を成立するために引用する文献 (理由を付す)<br>「D」 口説による開示、使用、展示等により公知する文献<br>「E」 国際出願日前で、かつ優先権の主張の基礎となる出版物の後に公表された文献<br>「F」 国際出願日又は優先権日後に公表された文献であって出願と矛盾するものではなく、発明の基礎又は進歩の理解のために引用するもの<br>「G」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの<br>「H」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって公知である組合せによって進歩性がないと考えられるもの<br>「I」 同一パラントファミリー文献 |   |   |  |
| 国際調査を完了した日   |   | 国際調査報告の送付日  |  |
| 02. 12. 99   |   | 14.12.99  |  |
| 国際調査機関の名称及び住所<br>日本国特許庁 (ISA/J P)<br>郵便番号 100-8915<br>東京都千代田区霞が関三丁目4番3号  |   | 特許庁審査官 (姓のある職員)<br>曾多江 透<br>電話番号 03-3581-1101 内線 3224 |  |

様式 PCT/ISA/210 (第2ページ) (1998年7月)

BEST AVAILABLE COPY

国際調査報告

国際出願番号 PCT/JP99/04836

| C (特許) - 関連すると認められる文献 |   | 関連する請求の範囲の番号                 |
|-----------------------|---|------------------------------|
| 引用文献の<br>カテゴリー        | 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示   |                              |
| Y                     | JP, 8-45416, A (キャノン株式会社)<br>16. 2月, 1996 (16. 02. 96)<br>[0172] - [0173], [図18]<br>(ファミリーなし) | 5-8, 18-21, 29-3<br>2, 40-43 |
| Y                     | JP, 6-114644, A (株式会社ニコン)<br>7. 5月, 1993 (07. 05. 93)<br>[0018]<br>(ファミリーなし)                  | 2-4, 15-17, 26-2<br>8, 37-39 |

様式PCT/ISA/210 (第2ページの続き) (1998年7月)